



**ROHDE & SCHWARZ**

**SERVICEUNTERLAGEN**

**Digitale Synthese**

**1038.7344.01**



## Inhaltsverzeichnis

7.	Prüfen und Instandsetzen der Baugruppe .....	5
7.1	Funktionsbeschreibung .....	5
7.1.1	DIREKTE DIGITALE SYNTHESE.....	5
7.1.2	PUFFERSCHLEIFE.....	6
7.2	Meßgeräte und Hilfsmittel .....	6
7.3	Fehlersuche .....	7
7.4	Prüfen und Abgleich.....	7
7.4.1	Prüfung der Stromaufnahme.....	8
7.4.2	Prüfen der Datenübertragung.....	8
7.4.3	Prüfung der Spannungsregler.....	8
7.4.4	Prüfen des Taktsignals zum DDS-GA D20.....	8
7.4.5	Prüfen der digitalen Signale am DA-Wandler (DAC, D300).....	8
7.4.6	OSCILLATOR-Abgleich.....	9
7.4.7	Prüfung der PUFFERSCHLEIFE.....	10
7.4.7.1	Statisches Verhalten.....	10
7.4.7.2	Einschwingverhalten.....	10
7.4.7.3	Übertragungsverhalten.....	10
7.4.8	Prüfung des Ausgangssignales bei CW-Betrieb.....	11
7.4.9	Prüfung der Interrupt-Funktion.....	12
7.4.10	Prüfung der Diagnose.....	12
7.4.11	Prüfung der CODAM-Leitung.....	12
7.5	Zerlegung und Zusammenbau.....	13
7.6	Externe Schnittstellen .....	13

Schaltteilliste  
Koordinatenliste  
Stromlauf  
Bestückungsplan

t

i

j

l

7.1 Funktionsbeschreibung

Die Baugruppe DIGITALE SYNTHESE (kurz DSYN) generiert mit Hilfe des DDS-Bausteines DDS-GA (DDS-Gate-Array) auf rein digitale Weise ein Sinussignal im Frequenzbereich 14.1...15.6MHz (SMP: 10.3...15.6MHz) mit der Auflösung von  $50\text{MHz}/2^{48}=0.178\mu\text{Hz}$ . Die erzeugte Frequenz ist so genau wie die Taktfrequenz vom DDS-GA (50MHz). Das Taktsignal kommt von der Baugruppe REFSS an die Eingangsbuchse REF50 (X81). Das Ausgangssignal an der Ausgangsbuchse FDDS (X89) wird zur Baugruppe SUMMIERSCHLEIFE geleitet und dient dort als Referenzsignal einer Phasenregelschleife.

Auf der Baugruppe befindet sich auch eine Phasenregelschleife, die sogenannte PUFFERSCHLEIFE (kurz PS), über die das DDS-Signal wahlweise geführt werden kann, damit nichtharmonische Störsignale weggefiltert werden.

In die Baugruppe DSYN kann die Tochterbaugruppe Option DATENCODER (kurz DCOD) eingebaut werden, die ein digitales Modulationssignal (FM) an das DDS-Gate-Array über ein Parallelport liefert.

Über das MOTHERBOARD können der Option DCOD Daten- und Taktsignale und dem DDS-Gate-Array ein FSK-Signal und ein serielles Modulationssignal (SYNTHESE-FM) zugeführt werden.

Als Schnittstelle zur Rechnerbaugruppe sind auf DSYN zwei SERBUS-DECODER. SERBUS-D1 ist ausschließlich für DSYN zuständig und SERBUS-D2 ausschließlich für die Tochterbaugruppe Option DATENCODER.

7.1.1 DIREKTE DIGITALE SYNTHESE

Nach der Eingangsbuchse REF50 wird das sinusförmige 50MHz-Referenzsignal mit einer Sternschaltung in drei Pfade geführt, dem Pfad für den DDS-GA-Takt, dem Pfad für den DCOD-Takt und dem für den DA-Wandler (DAC).

Vom CLOCK-AMPLIFIER wird das Sinussignal in ein HCMOS-Signal für das DDS GA umgewandelt.

Die DELAY-LINE verzögert das Taktsignal zum DAC derart, daß die Daten vom DDS-GA zum optimalen Zeitpunkt in den DAC eingelesen werden.

Vom ALIASING-FILTER wird das Sample-And-Hold-Signal vom DAC in ein nahezu sinusförmiges Signal umgewandelt.

Die parallelen Modulationsdaten von DCOD kommen über die Leitungen FMDAT(0)...FMDAT(13) zum DDS-GA und werden mit der steigenden Flanke vom LOADM-Signal eingelesen.

Die seriellen Modulationsdaten vom MOTHERBOARD kommen über die Leitung DATA zum DDS-GA und werden mit der fallenden Flanke vom DATACLK-Signal eingelesen. Ein serielles Datenwort ist 16 Bit lang. Das MSB, welches zuerst übertragen wird, wird durch ein HIGH-Signal auf der Leitung BURST markiert.

Die Leitungen BURST, DATA und DATACLK führen alle zu Gerätebuchsen.

Für die FSK-Modulation ohne Basisbandfilterung (harte Umtastung), wird das Datensignal ebenfalls über die Leitung DATA dem DDS-GA zugeführt. Vom FSK-INVERTER kann dieses Signal invertiert werden.

### 7.1.2 PUFFERSCHLEIFE

Wird die PUFFERSCHLEIFE (kurz PS), mit PS\_ON=1 eingeschaltet, so ist der PIN-Dioden-Schalter V600 und V603 geschlossen.

Zwischen OSCILLATOR, dem VCO und dem PHASE-DETECTOR befindet sich kein frequenzumsetzendes Modul, sodaß die Ausgangsfrequenz (VCO-Frequenz) mit der Eingangsfrequenz identisch ist.

Mit dem MOS-Schalter N700 kann die Schleifenbandbreite zwischen 1kHz und 100kHz umgeschaltet werden. Es gibt drei verschiedene Modi, diese Umschaltung zu Nutzen:

MODUS1: Wird vom Rechner BAND=1 gesetzt, so ist die Bandbreite fest auf 100kHz.

MODUS2: Wird vom Rechner BAND=0 und AUTO=1 gesetzt, so ist die Bandbreite fest auf 1kHz.

MODUS3: Wird vom Rechner BAND=0 und AUTO=0 gesetzt, so ist die Bandbreite auf 1kHz, wird jedoch bei jedem Frequenzwechsel vom MONOFLOP für 250us auf 100kHz geschaltet, damit die Einschwingzeit geringer wird.

Der MODUS3 wird bei CW-Betrieb verwendet, wenn der Frequenzsprung größer als 3kHz ist. Bei Frequenzsprüngen unter 3kHz, wird auf MODUS2 geschaltet, da die Schleife im Fangbereich bleibt. Mit der schmalbandigen Regelschleife werden bei CW-Betrieb nichtharmonische Störsignale weggefiltert.

Der MODUS1 wird dazu verwendet, nichtharmonische Störsignale wie z.B. Aliasingprodukte unter 100kHz neben dem Träger, bei digitaler FM-Modulation wegzufiltern.

Wenn die PUFFERSCHLEIFE eingeschaltet ist (PS\_ON=1), jedoch nicht synchronisiert (VCO-Abstimmspannung an X37 oder Diagnosespannung 305 am unteren oder oberen Anschlag; <0V oder >21.5V), so löst der INTERRUPT-DETECTOR beim SERBUS-D1 Interrupt aus und es erscheint am Gerätedisplay eine Fehlermeldung.

### 7.2 Meßgeräte und Hilfsmittel

- Servicekit 1039.3520
- Zweiikanaloszilloskop (0...250 MHz)
- Spektrumanalysator (1...100 MHz)
- Rechteckgenerator (100Hz...1MHz) (z.B. ADS)
- Prüfmustergenerator (z.B. ADS)
- Frequenzzähler (10...20MHz) (im FSA enthalten)
- Modulationsanalysator (z.B. FMB)

### 7.3

### Fehlersuche

**Fehlerhafte Datenübertragung  
(siehe 7.4.2).**

Prüfe SERBUS-D1 (D110), SERBUS-BUFFER (D50) und die Schieberegister D150 und D155.

**Taktsignal an P32/P33 außer Toleranz (siehe 7.4.4).**

Prüfe den CLOCK-AMPLIFIER (V220, Diagnosepunkt 303).

**Taktsignal und Datensignal zum DAC (D300) an P4/P14 und P5/P15 außer Toleranz (siehe 7.4.5).**

Prüfe die DELAY-LINE und den Taktverstärker V210 (Die Setup- und die Hold-Zeit kann mit R215 bzw. R212 durch Verändern der DELAY-LINE-Laufzeit korrigiert werden.)

**Ausgangssignal bei CW-Betrieb außer Toleranz (DIG. MOD OFF) (siehe 7.4.8).**

Prüfe, ob die Spannung an P6 -9.5+-1V ist. Prüfe die Pindiode V603 und den OSCILLATOR.

**Ausgangssignal bei abgeschalteter PS außer Toleranz (FSK-MOD. ON) (siehe 7.4.8).**

Prüfe, ob die Spannung an P6 11.6+-1V ist. Prüfe das DDS-Gatearray D20, die Pindiode V601, den DAC (D300), das ALIASING-FILTER (L405) und den DDS-AMPLIFIER (N400).

**Phasenregelschleife  
(Pufferschleife)  
synchronisiert nicht (siehe 7.4.7.1).**

Prüfe, ob die Steckbrücke X36/X37 gesteckt ist.

Prüfe OSCILLATOR (V512), Taktverstärker V610 und V612, CONTROL-AMPLIFIER (N700, N702, D700, V702, V704).

Prüfe, ob die Spannung an P6 -9.5V+-1V ist, und prüfe die Pindioden V603, V600 und V601. Prüfe ob die Spannung an P9/P8 24V/0V+-1V oder 0V/24V+-1V ist.

**Es erscheint die Fehlermeldung "Digital synthesis buffer VCO unlocked" (siehe 7.4.10).**

Prüfe, ob die Phasenregelschleife synchronisiert (Spng. an P7 1V...21V, Diagnosepunkt 305). Wenn nicht, siehe vorhergehenden Absatz. Prüfe den INTERRUPT-DETEKTOR (N120, V150).

### 7.4

### Prüfen und Abgleich

**Vorbemerkung:**

*Zum Servicebetrieb wird der obere Deckel abgeschraubt, anstelle der Baugruppe wird der Serviceadapter in den Steckplatz eingesetzt und anschließend die Baugruppe auf den Adapter gesteckt. Nachdem die HF-Verbindungen hergestellt worden sind, ist die Baugruppe wieder betriebsbereit.*

#### 7.4.1 Prüfung der Stromaufnahme

Die Stromaufnahme der Baugruppe kann geprüft werden, indem anstelle der Spulen L80, L82, L76, L78 und des Widerstandes R48 jeweils ein Ampermeter eingeschleift wird. Die Sollwerte zu den jeweiligen Versorgungsspannungen finden sich in Kap. 7.6.

#### 7.4.2 Prüfen der Datenübertragung

- Den lötseitigen Deckel abschrauben und an D150 nach folgender Tabelle die Spannungen prüfen.

Einstellung	D150 Pin								
	4	5	6	7	14	13	12	11	
PRESET	0	0	0	0	x	0	0	1	
DIG.MOD-FSK-SOURCE-PRBS	x	x	x	x	x	0	1	1	
DIG.MOD-GFSK-SOURCE-PRBS	x	x	x	x	x	0	0	0	
DIG.MOD-FSK-SOURCE-PRBS -POLARITY-INV	x	x	x	x	x	1	1	1	

- Den lötseitigen Deckel wieder verschrauben.

#### 7.4.3 Prüfung der Spannungsregler

- Die Baugruppe Option DM-CODER wenn vorhanden ausbauen, damit die Prüfpunkte P20 und P21 zugänglich sind.
- Die Spannung am Prüfpunkt P20 muß  $+5V \pm 0.15V$  betragen.
- Die Spannung am Prüfpunkt P21 muß  $-5V \pm 0.15V$  betragen.

#### 7.4.4 Prüfen des Taktsignales zum DDS-GA D20

- Oszilloskop an P32/P33 (Signal/Masse) anschließen ( $50\Omega$ ).
- Es muß eine periodische Wechselspannung mit der Frequenz 50MHz, der Maximalspannung über 0.19V und der Minimalspannung unter 0.048V zu messen sein (Zwischen Signal und Prüfpunkt befindet sich ein  $1k\Omega$ -Vorwiderstand).

#### 7.4.5 Prüfen der digitalen Signale am DA-Wandler (DAC, D300)

- Einstellung: FREQUENCY 1350.8MHz

- Oszilloskop, Kanal1 an P4/P14 (Taktsignal) und Kanal2 an P5/P15 (Datensignal) anschließen und die Triggerschwelle für das Taktsignal auf -40mV einstellen (Triggerung bei negativer Flanke, Impedanz  $50\Omega$ ).
- ▶ Das Datensignal sollte als Augenmuster erscheinen. Der HIGH-Pegel sollte zum Triggerzeitpunkt  $-40\text{mV} \pm 7\text{mV}$  betragen.
- ▶ Der LOW-Pegel sollte zum Triggerzeitpunkt  $-83\text{mV} \pm 7\text{mV}$  betragen.
- ▶ Die obere Spitzenspannung des Taktsignales sollte  $>-10\text{mV}$  sein und die untere Spitzenspannung  $<-110\text{mV}$  sein.
- ▶ Die SETUP-Zeit und die HOLD-Zeit des Datensignales bezüglich des Triggerzeitpunktes (Datenübernahme), sollte  $<5\text{ns}$  betragen.

#### 7.4.6 OSCILLATOR-Abgleich

Auf Bauelementeseite ein Spezialdeckel verschrauben, der die Kammer A und F frei lässt, damit verschiedene Prüfpunkte zugänglich sind, und der zum Abgleich von L507 und L506 zwei Löcher hat. Dieser Deckel soll im weiteren mit OSCILLATOR-Deckel bezeichnet werden.

- Einstellung: FREQUENCY 1000MHz
- Steckbrücke X36/X37 ziehen und Gleichspannung an X37 einspeisen.
- Spektrumanalysator an X89 (FDDS) anschließen.
- ▶ Den Oszillatoren nach folgender Tabelle wechselweise abgleichen. Die anzustrebenden Frequenzwerte sind 10.3 bzw. 15.6 MHz. Falls diese Werte nicht erreicht werden können, so ist der angegebene Toleranzbereich einzuhalten, wobei hierbei an beiden Abgleichpunkten ein möglichst gleicher Frequenzfehler anzustreben ist.  
Beim Abgleichpunkt OSZ3 kann wahlweise L506 oder L507 oder beide Spulen abgeglichen werden.

Spannung X37	Abgleichpunkt	Sollfrequenz an X89
18V	OSZ3(L506/L507)	15.6 ... 15.9 MHz
1.6V	OSZ4 (R433)	10 ... 10.3 MHz

- Die Steckbrücke X36/X37 wieder stecken.

## 7.4.7 Prüfung der PUFFERSCHLEIFE

### 7.4.7.1 Statisches Verhalten

- Der OSCILLATOR-Deckel muß verschraubt sein.
- Einstellung: FREQUENCY 1350.2/1351.4MHz
- Die Spannung an P7 muß 14.6/18.0+-1V sein.

### 7.4.7.2 Einschwingverhalten

- Die Baugruppe Option DATENCODER ausbauen, damit der Prüfpunkt P28 zugänglich ist.
- Der OSCILLATOR-Deckel muß verschraubt sein.
- An P35 (PD-Signal) ein Oszilloskop anschließen, das mit dem FRS-Signal an P28 getriggert wird (negative Flanke, Triggerschwelle 3V).
- Einstellung: FREQUENCY laut Tabelle  
(schmalbandige PS)
- Die Spannung an P35 muß bei einem Frequenzsprung von 1350.2 auf 1351.4MHz und umgekehrt 3ms nach der Triggerung den Wert von 0.1V unterschritten haben.
- Prüfung bei Ausrüstung mit DATENCODER.
- Einstellung: FREQUENCY laut Tabelle  
DIGITAL MOD - 4FSK - SOURCE EXT  
(breitbandige PS)
- Die Spannung an P35 muß bei einem Frequenzsprung von 1350.2 auf 1351.4MHz und umgekehrt 70us nach der Triggerung den Wert von 0.1V unterschritten haben.

### 7.4.7.3 Übertragungsverhalten

- Die Option DATENCODER muß eingebaut sein.
- Der OSCILLATOR-Deckel muß verschraubt sein.
- An X89 (FDDS) einen Modulationsanalysator (z.B. FMB) anschließen und einen Tiefpaß mit 23kHz einschalten.
- Einstellung: FREQUENCY 835MHz  
DIGITAL MOD - 4FSK - SOURCE DATA (breitb. PS)  
-FILL-LIST DATA "1000"

- Das FM-demodulierte Signal muß einen Spitzenhub von 4.6875kHz+-1% und eine Modulationsfrequenz von 1.5625kHz+-1% haben. Es dürfen keine Überschwinger zu sehen sein.

#### 7.4.8 Prüfung des Ausgangssignales bei CW-Betrieb

- Der OSCILLATOR-Deckel muß verschraubt sein.
- An den Ausgang X89 (FDDS) einen Spektrumanalysator anschließen.
- Einstellung: FREQUENCY laut Tabelle  
DIGITAL MOD - FSK - SOURCE EXT/OFF  
- DEVIATION 0Hz
- Nach folgender Tabelle verschiedene Frequenzen einstellen und am Ausgang die Frequenz für SOURCE EXT und SOURCE OFF prüfen.

FREQUENCY/MHz	1350.2	1351.4
Sollfrequ./MHz+-1kHz	14.351	15.551

- Der Pegel soll 2+-1.5dBm und der Oberwellenabstand <-40dBc betragen.
- Nach folgender Tabelle verschiedene Nebenwellen prüfen:

FREQU. in MHz	EXT / OFF	Träger- Frequenz in MHz	Offset- Frequenz in MHz	Nebenw.- Abstand in dBc
1350.69275	EXT	14.84375+-0.1	+-1.5625	<-66
1350.69275	OFF	14.84375+-0.0001	+-1.5625	<-80
1351.27869	EXT	15.4296875+-0.1	+-1.5625	<-66
1351.27869	OFF	15.4296875+-0.0001	+-1.5625	<-80
835.1	EXT	15.1+-0.1	+-0.2	<-66
835.1	OFF	15.1+-0.0001	+-0.2	<-80

#### 7.4.9 Prüfung der Interrupt-Funktion

- Einstellung: FREQUENCY 1000MHz
- Steckbrücke X36/X37 ziehen. Es muß die Fehlermeldung "Digital synthesis buffer VCO unlocked" erscheinen.

#### 7.4.10 Prüfung der Diagnose

- Einstellung: FREQUENCY 1000MHz  
UTILITIES - DIAG - TPOINT...

TPOINT	Meßpunkt	Faktor	Sollspannung
300	+15V-Versorgung	4	14...16V
301	DCOD, OSZ.-Abst.sp.	5	-100...100mV
302	DCOD, OSZ.-Pegel	1	-20...20mV
303	DDS-GA-Taktpiegel	1	0.5...1.5V
304	Pegel am Ausg. FDDS	1	50...200mV
305	OSZ.-Abstimmsp.	5	12...20V
306	-15V-Versorgung	4	-14...16V
307	+7.5V-Versorgung	2	14...16V

#### 7.4.11 Prüfung der CODAM-Leitung

- An X3.19/20 (SIG/GND) einen Signalgenerator (500Ω) anschließen und 10MHz/10dBm einspeisen.
- An X80.9/11 (SIG/GND) einen Spektrumanalysator anschließen und CENTER 10MHz einstellen.
- Der zu messende Pegel bei 10MHz muß 4dBm+/-2 dB betragen.

Nach dem Öffnen des Gerätes, entriegeln der Baugruppen und dem Lösen der HF-Verbindungen an X81 und X89 kann die Baugruppe aus ihrem Steckplatz genommen werden. Die Schirmdeckel der Baugruppe sind auf herkömmliche Art verschraubt.

## 7.5

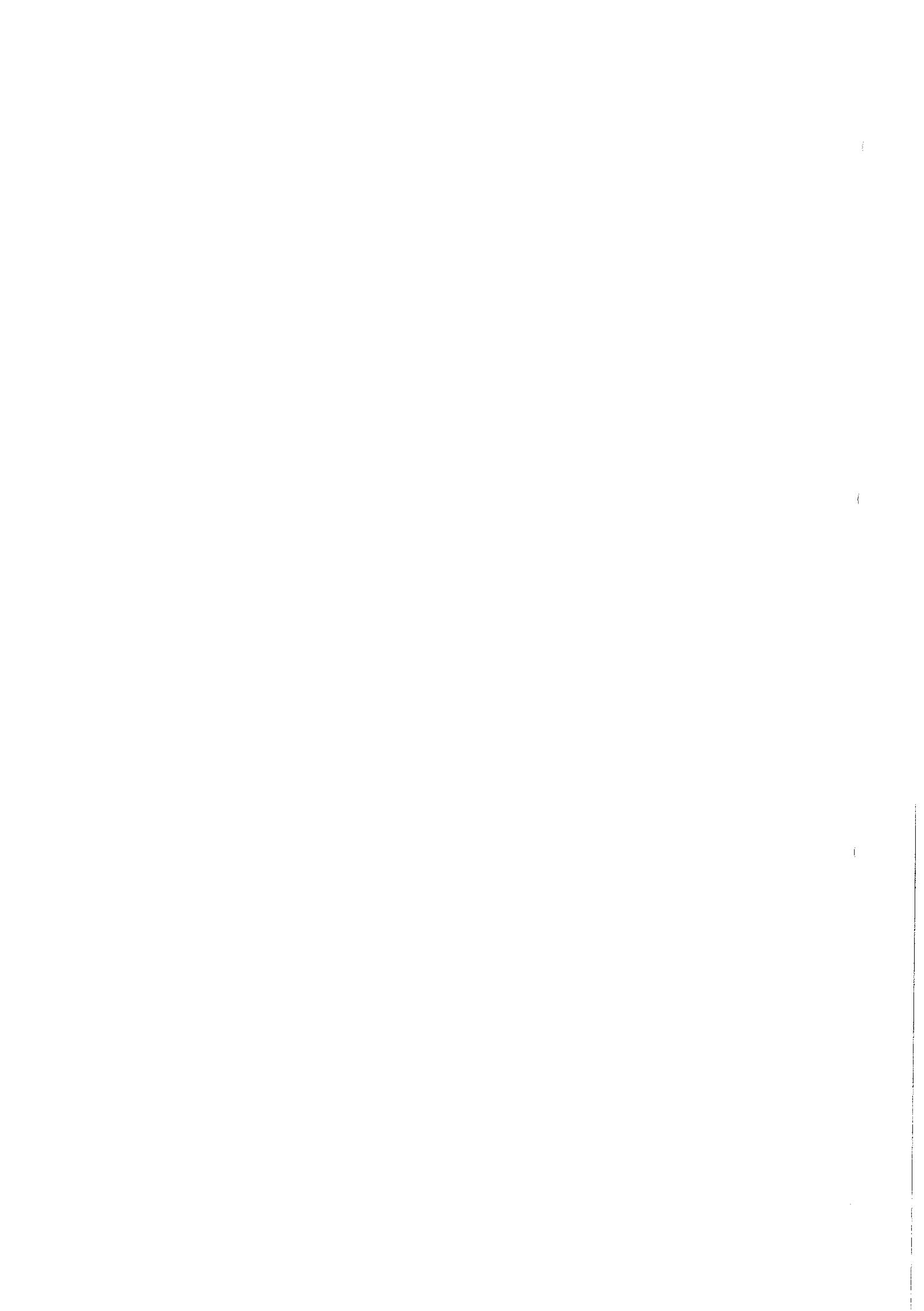
### Zerlegung und Zusammenbau

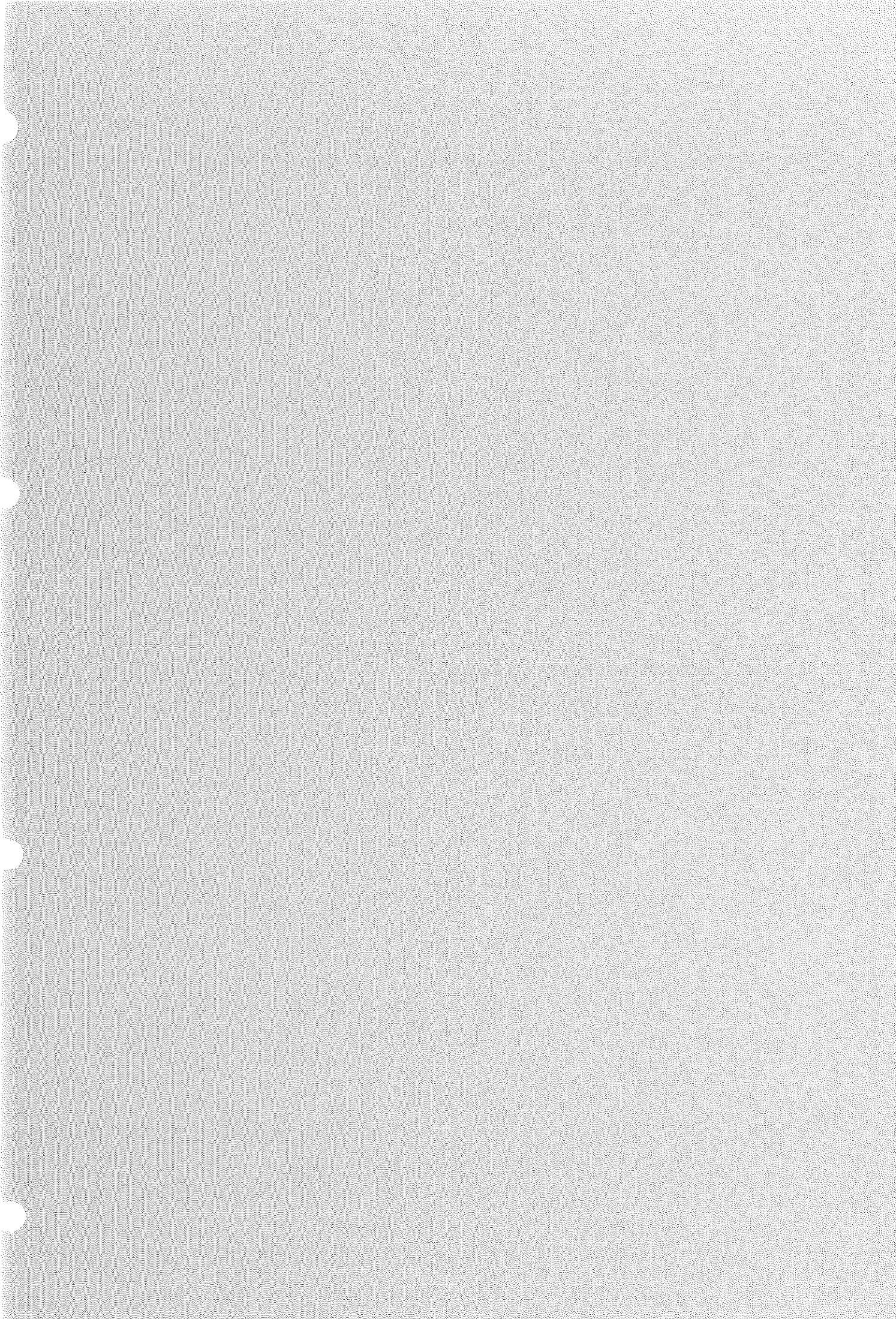
Nach dem Öffnen des Gerätes, Entriegeln der Baugruppe und dem Lösen der HF-Verbindungen an X81 und X89 kann die Baugruppe aus ihrem Steckplatz genommen werden. Die Schirmdeckel der Baugruppe sind auf herkömmliche Art verschraubt.

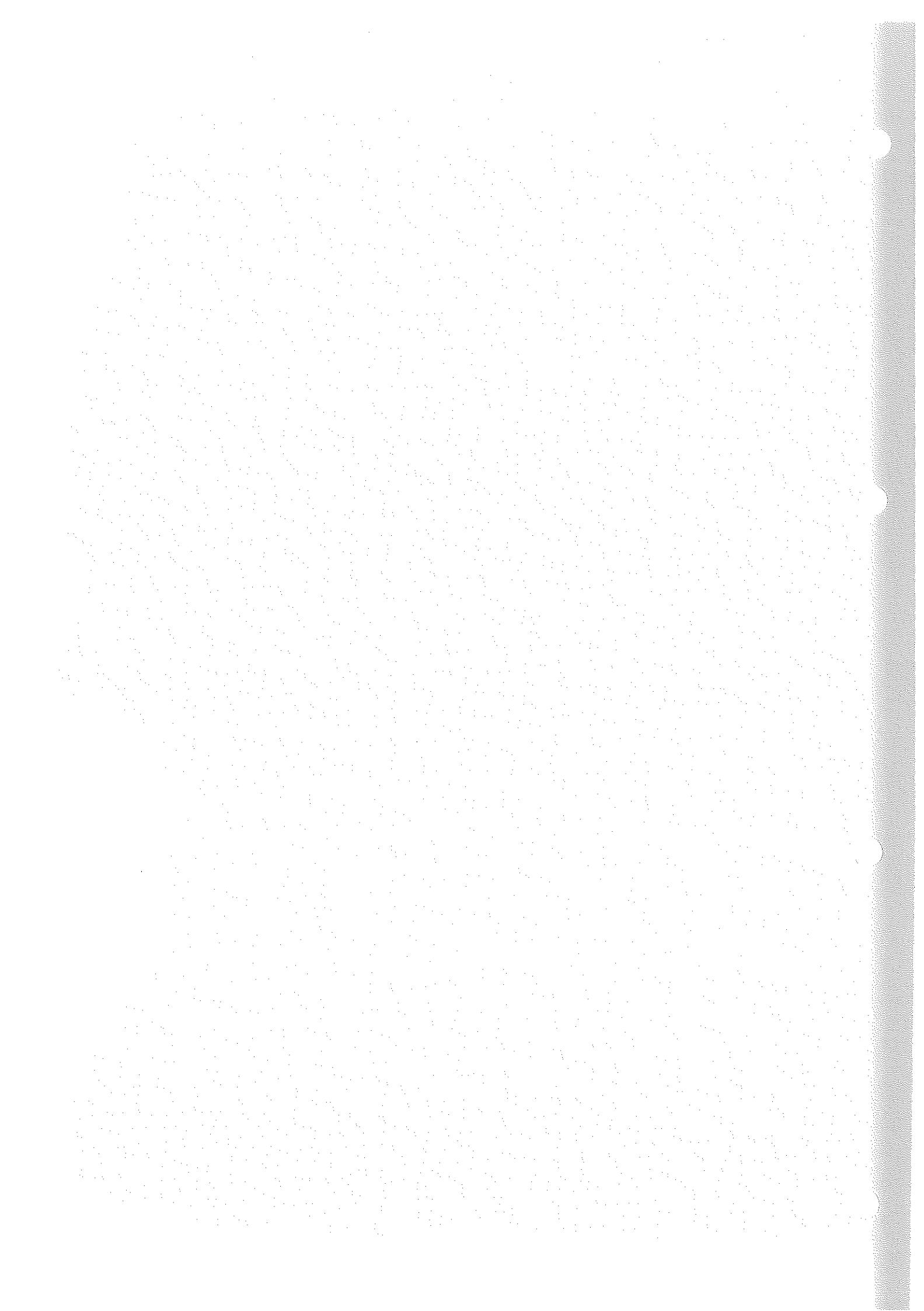
## 7.6

### Externe Schnittstellen

Pin	Name	Ein/Ausgang	Herkunft/Ziel	Wertebereich	Signalbeschreibung
X80.A12	SERBUS-CLK	Eingang	A3, FRO X50.40	HCMOS-Pegel	Serbus-Clock
X80.A14 X80.A15	SERBUS-DAT	bidir.	A3, FRO X50.39	HCMOS-Pegel	Serbus-Daten
X80.A17	SERBUS-INT	Ausgang	A3, FRO X50.38	HCMOS-Pegel	Serbus-Interrupt
X80.A18	RES-P	Eingang	A3, FRO X50.28	HCMOS-Pegel	Serbus-Reset
X80.A19	DIAG-5V	Ausgang	A3, FRO X50.44	-5V...5V	Diagnose
X80.A24	VA15-P	Eingang	A2, POWS1	14.80V...15.75V 44...66mA	Versorgungsspannung analog
X80.A26	VA7.5-P	Eingang	A2, POWS1	7.45V...7.95V 328...500mA	Versorgungsspannung analog
X80.A28	VD-5P	Eingang	A2, POWS1	5.10V...5.25V 0...10mA	Versorgungsspannung digital
X80.A30	VA15-N	Eingang	A2, POWS1	-15.75V...-14.85V 208...310mA	Versorgungsspannung analog
X80.A1	DATACLK	bidir.	A3, FRO	HCMOS-Pegel	Datentakt des DATENCODER
X80.A2	DATA	bidir	A3, FRO	HCMOS-Pegel	Datensignal des DATENCODER
X80.A3	BURST	bidir.	Rückwand	HCMOS-Pegel	BURST-Signal des DATENCODER
X80.A9	CODAM	Ausgang	A10, OPU1	-1V...+1V	AM-Signal vom DATENCODER
X80.A32	LSWI	Ausgang	A10, OPU1	HCMOS-Pegel	LEVEL-SWITCH-Signal zum OPU
X81	REF50	Eingang	A5, MGEN X99	9dBm+-2dB	HF-Eingang, Referenzsignal
X89	FDDS	Ausgang	A9, SUM, X51	2dBm+-2dB	HF-Ausgang, DDS-Signal









**SERVICE INSTRUCTIONS**

**Digital Synthesis**

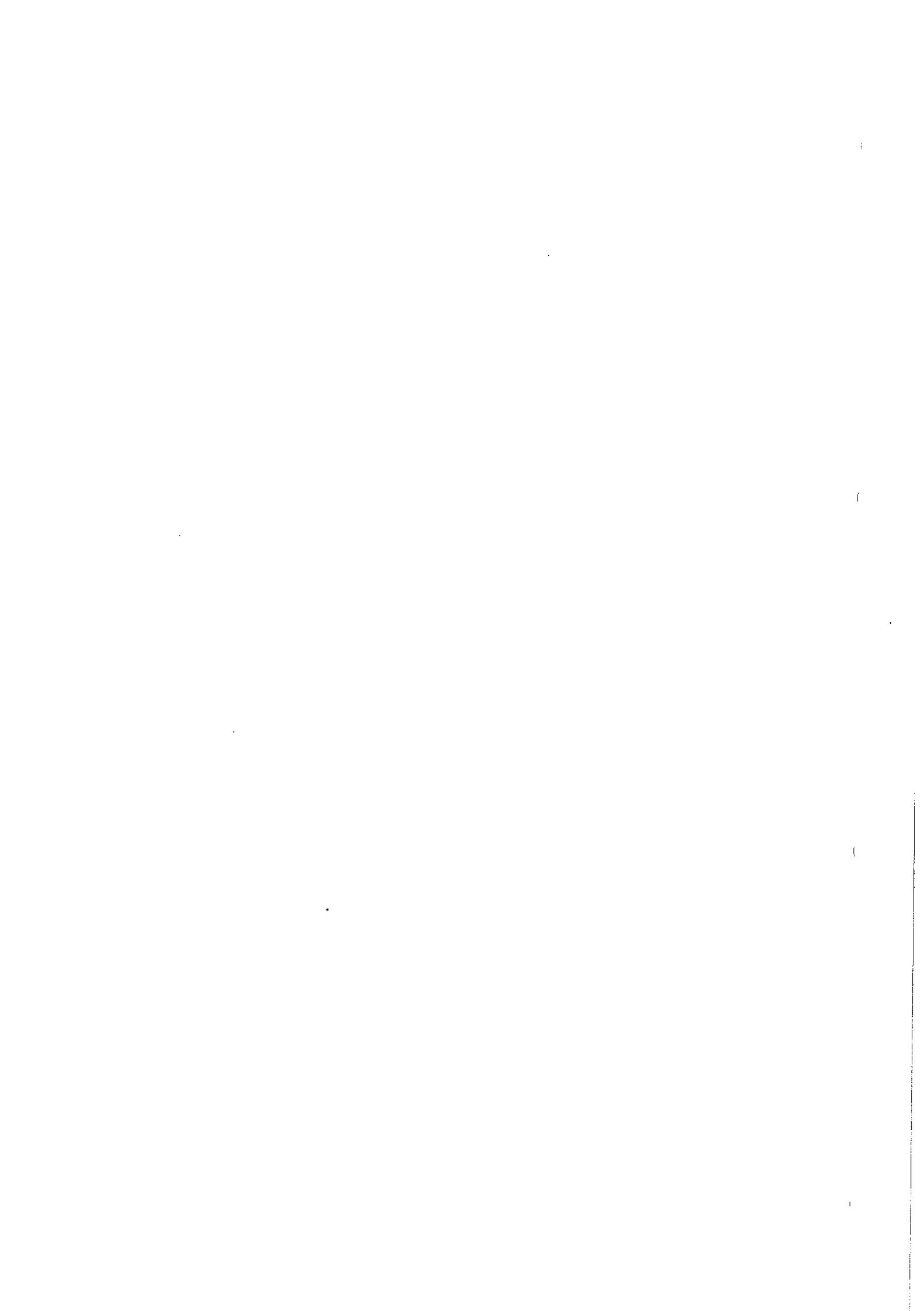
**1038.7344.01**



## Contents

7.	Checking and Repair of the Module .....	5
7.1	Functional Description.....	5
7.1.1	DIRECT DIGITAL SYNTHESIS.....	5
7.1.2	BUFFER LOOP.....	6
7.2	Measuring Instruments and Accessories.....	6
7.3	Troubleshooting.....	7
7.4	Checking and Adjustment.....	7
7.4.1	Testing the Current Consumption.....	8
7.4.2	Testing the Data Transmission.....	8
7.4.3	Testing the Voltage Regulators.....	8
7.4.4	Testing the Clock Signal to the DDS-GA D20.....	8
7.4.5	Testing the Digital Signals at the D/A- Converter (DAC, D300).....	8
7.4.6	Adjustment of OSCILLATOR.....	9
7.4.7	Testing the BUFFER LOOP.....	9
7.4.7.1	Static Response.....	9
7.4.7.2	Transient Response.....	10
7.4.7.3	Transmission Response.....	10
7.4.8	Testing the Output Signal in CW Mode.....	10
7.4.9	Testing the Interrupt Function.....	12
7.4.10	Testing the Diagnosis.....	12
7.4.11	Testing the CODAM Line.....	12
7.5	Removal and Assembly.....	13
7.6	Interface Description.....	13

Part list  
Coordinates list  
Circuit diagram  
Layout diagram



7.1 Functional Description

Using the DDS component DDS-GA (DDS gate array), the DIGITAL SYNTHESIS module (DSYN for short) digitally generates a sinewave signal in the frequency range 14.1 to 15.6 MHz (SMP: 10.3 to 15.6 MHz) with a resolution of  $50\text{ MHz}/2^{48}=0.178\text{ uHz}$ . The generated frequency is as accurate as the clock frequency of the DDS-GA (50 MHz). The clock signal is taken from the REFSS module to the input socket REF50 (X81). The output signal at the output socket FDSS (X89) is routed to the SUMMING LOOP module, where it serves as reference signal for a phase-locked loop.

The module also contains a phase-locked loop, the so-called buffer loop (PS for short (German: PufferSchleife)). The DDS signal can be routed via this loop for suppression of non-harmonic spurious signals.

The DATA CODER option (DCOD) can be fitted in the DSYN module. It provides a digital modulation signal (FM) to the DDS gate array via a parallel port.

Data and clock signals can be applied to the DCOD option and an FSK signal and a serial modulation signal (SYNTHESE-FM) to the DDS gate array via the motherboard.

DSYN contains two SERBUS DECODERS as interfaces to the controller module. SERBUS-D1 is exclusively used for DSYN and SERBUS-D2 for the DATA CODER option.

7.1.1 DIRECT DIGITAL SYNTHESIS

Following the input socket REF50, the sinewave 50-MHz reference signal is divided into three paths by means of a Y-connection: the path for the DDS-GA clock, the path for the DCOD clock and that for the D/A converter (DAC).

The CLOCK AMPLIFIER converts the sinewave signal into a HCMOS signal for the DDS\_GA.

The DELAY LINE delays the clock signal for the DAC such that the data from the DDS-GA are read into the DAC at the optimal point in time.

The ALIASING FILTER converts the sample-and-hold signal from the DAC into an sinewave signal.

The parallel modulation data from DCOD are applied via the lines FMDAT(0)...FMDAT(13) to the DDS-GA and are read in with the rising edge of the LOADM signal.

The serial modulation data from the MOTHERBOARD are applied via the DATA line to the DDS-GA and read in with the falling edge of the DATACLK signal. A serial data word is 16 bits long. The MSB, which is transferred first, is marked by a HIGH signal on the BURST line.

The lines BURST, DATA and DATACLK all lead to instrument sockets.

For the FSK modulation without baseband filtering (hard frequency-shift keying), the data signal is also applied via the DATA line to the DDS-GA. This signal can be inverted by the FSK-INVERTER.

### 7.1.2 BUFFER LOOP

When the buffer loop (PS for short) is activated with PS\_ON=1, the PIN diode switches V600 and V603 are closed.

There is no frequency-converting module between the OSCILLATOR (VCO) and the PHASE DETECTOR so that the output frequency (VCO frequency) and the input frequency are identical.

MOS switch N700 permits to switch the loop bandwidth between 1 kHz and 100 kHz. There are three modes of switching:

MODE 1: If BAND=1 is set by the controller, the bandwidth is set to 100 kHz.

MODE 2: If BAND=0 and AUTO=1 are set by the controller, the bandwidth is set to 1 kHz.

MODE 3: If BAND=0 and AUTO=0 are set by the controller, the bandwidth is set to 1 kHz, however, each time the frequency is changed, it is set to 100 kHz for 250 us by the MONOFLOP in order to reduce the settling time.

MODE 3 is used in CW mode if the frequency change is greater than 3 kHz. In the case of a frequency change below 3 kHz, MODE 2 is selected, since the loop remains in the lock-in range.

The narrowband control loop is used to suppress non-harmonic spurious signals in CW mode.

MODE 1 is used to suppress non-harmonic spurious signals, e.g. aliasing products above 100 kHz off the carrier in the case of digital FM modulation.

If the buffer loop is activated (PS\_ON=1) but does not synchronize (VCO tuning voltage at X37 or diagnostic voltage 305 at lower or upper stop; <0 V or >21.5 V), the INTERRUPT DETECTOR causes an interrupt at the SERBUS-D1, and an error message is indicated on the instrument display.

## 7.2 Measuring Instruments and Accessories

- Service kit 1039.3520
- Dual-channel oscilloscope (0 to 250 MHz)
- Spectrum analyzer (1 to 100 MHz)
- Squarewave generator (100 Hz to 1 MHz) (e.g. ADS)
- Test pattern generator (e.g. ADS)
- Frequency counter (10 to 20 MHz) (included in FSA)
- Modulation analyzer (e.g. FMB)

### 7.3

### Troubleshooting

Faulty data transmission (see 7.4.2).	Check SERBUS-D1 (D110), SERBUS BUFFER (D50) and the shift registers D150 and D155.
Clock signal at P32/P33 out of tolerance (see 7.4.4).	Check CLOCK AMPLIFIER (V220, diagnostic point 303).
Clock signal and data signal to DAC (D300) at P4/P14 and P5/P15 out of tolerance (see 7.4.5).	Check the DELAY LINE and the clock amplifier V210 (The setup and hold time can be corrected using R215 or R212 by varying the DELAY LINE delay.)
Output signal out of tolerance in CW mode (DIG. MOD OFF) (see 7.4.8).	Check whether the voltage at P6 corresponds to -9.5+-1 V. Check pin diode V603 and the OSCILLATOR.
Output signal out of tolerance with PS deactivated (FSK-MOD. ON) (see 7.4.8).	Check whether the voltage at P6 corresponds to 11.6+-1 V. Check the DDS gate array D20, pin diode V601, the DAC (D300), the ALIASING FILTER (L405) and the DDS AMPLIFIER (N400).
Phase-locked loop (buffer loop) does not synchronize (see 7.4.7.1).	Check whether jumper X36/X37 is inserted. Check OSCILLATOR (V512), clock amplifier V610 and V612, CONTROL AMPLIFIER (N700, N702, D700, V702, V704). Check whether the voltage at P6 is -9.5 V+-1 V, check pin diodes V603, V600 and V601. Check whether the voltage at P9/P8 is 24 V/0 V+-1 V or 0 V/24 V+-1 V.
The error message "Digital synthesis buffer VCO unlocked" is indicated (see 7.4.10).	Check whether is phase-locked loop synchronizes (voltage at P7 1 V to 21 V, diagnostic point 305). If not, see the above paragraph. Check the INTERRUPT DETECTOR (N120, V150).

### 7.4

### Checking and Adjustment

#### *Preliminary remark:*

*For service operation, unscrew the upper cover, insert the service adapter into the location instead of the module and plug the module onto the adapter. After the RF connections have been restored, the module is ready for use again.*

#### 7.4.1 Testing the Current Consumption

The current consumption of the module can be checked by replacing coils L80, L82, L76, L78 and resistor R48 by an ammeter each. The nominal values for the respective supply voltages are to be obtained from section 7.6.

#### 7.4.2 Testing the Data Transmission

- Unscrew the cover on the solder side and check the voltages according to the following table.

Setting	D150							
	4	5	6	7	14	13	12	11
PRESET	0	0	0	0	x	0	0	1
DIG.MOD-FSK-SOURCE-PRBS	x	x	x	x	x	0	1	1
DIG.MOD-GFSK-SOURCE-PRBS	x	x	x	x	x	0	0	0
DIG.MOD-FSK-SOURCE-PRBS -POLARITY-INV	x	x	x	x	x	1	1	1

- Fasten the cover on the solder side again.

#### 7.4.3 Testing the Voltage Regulators

- Remove the DM-CODER option, if fitted, so that test points P20 and P21 are accessible.
- The voltage at test point P20 must be +5 V ±0.15 V.
- The voltage at test point P21 must be -5 V ±0.15 V.

#### 7.4.4 Testing the Clock Signal to the DDS-GA D20

- Connect oscilloscope to P32/P33 (signal/ground) (50 Ω).
- A periodic AC voltage with the frequency 50 MHz, the maximum voltage above 0.19 V and the minimum voltage below 0.048 V must be measured (There is a 1-kΩ series resistor between signal and test point).

#### 7.4.5 Testing the Digital Signals at the D/A-Converter (DAC, D300)

- Setting: FREQUENCY 1350.8MHz

- Connect the oscilloscope with channel1 to P4/P14 (clock signal) and channel2 to P5/P15 (data signal) and set the trigger threshold for the clock signal to -40 mV (negative-edge triggering, impedance 50 Ω).
- ▶ The data signal should appear as an eye pattern. The HIGH level should be -40 mV ± 7 mV at the trigger point.
- ▶ The LOW level should be -83 mV ± 7 mV at the trigger point.
- ▶ The upper peak voltage of the clock signal should be >-10 mV and the lower peak voltage <-110 mV.
- ▶ The SETUP time and the HOLD time of the data signal referred to the trigger point (data acquisition) should be <5 ns.

#### 7.4.6 Adjustment of OSCILLATOR

*Fasten a special cover with screws on the component side so that chamber A and F and thus various test points remain freely accessible. For adjustment of L507 and L506, this cover features two holes. It will be referred to as OSCILLATOR cover in the following.*

- Setting: FREQUENCY 1000MHz
- Remove jumper X36/X37 and apply DC voltage to X37.
- Connect spectrum analyzer to X89 (FDDS).
- ▶ Alternately adjust the oscillator according to the following table. The intended frequency values are 10.3 and 15.6 MHz. If these values cannot be obtained, the specified tolerance range is to be observed, and, if possible, the same frequency error should be obtained at both trimmers.  
In the case of trimmer OSZ3, either L506 or L507 or both coils can be adjusted.

Voltage X37	Trimmer	Nom. frequency at X89
18 V	OSZ3(L506/L507)	15.6 ... 15.9 MHz
1.6 V	OSZ4 (R433)	10 ... 10.3 MHz

- Replace jumper X36/X37.

#### 7.4.7 Testing the BUFFER LOOP

##### 7.4.7.1 Static Response

- The OSCILLATOR cover must be fastened with screws.
- Setting: FREQUENCY 1350.2/1351.4 MHz
- The voltage at P7 must be 14.6/18.0 +-1 V.

#### 7.4.7.2 Transient Response

- Remove the DATA CODER option so that test point P28 becomes accessible.
- The OSCILLATOR cover must be fastened with screws.
- Connect an oscilloscope to P35 (PD signal), which is triggered with the FRS signal at P28 (negative edge, trigger threshold 3 V).
- Setting: FREQUENCY acc. to table  
(narrowband PS)
- When the frequency changes from 1350.2 to 1351.4 MHz and vice versa, the voltage at P35 must be below 0.1 V 3 ms after triggering.
- Testing with a DATA CODER fitted.
- Setting: FREQUENCY acc. to table  
DIGITAL MOD - 4FSK - SOURCE EXT  
(broadband PS)
- When the frequency changes from 1350.2 to 1351.4 MHz and vice versa, the voltage must be below 0.1 V 70 us after triggering.

#### 7.4.7.3 Transmission Response

- The DATA CODER option must be fitted.
- The OSCILLATOR cover must be fastened with screws.
- Connect a modulation analyzer to X89 (FDDS) (e.g. FMB) and cut in a 23-kHz lowpass.
- Setting: FREQUENCY 835MHz  
DIGITAL MOD - 4FSK - SOURCE DATA (broadb. PS)  
-FILL-LIST DATA "1000"
- The FM-demodulated signal must feature a peak deviation of 4.6875 kHz +-1% and a modulation frequency of 1.5625 kHz +-1%. There must not be any overshoots.

#### 7.4.8 Testing the Output Signal in CW Mode

- The OSCILLATOR cover must be fastened with screws.

- Connect a spectrum analyzer to output X89 (FDDS).
- Setting: FREQUENCY acc. to table  
DIGITAL MOD - FSK - SOURCE EXT/OFF  
- DEVIATION 0Hz
- ▶ Set various frequencies according to the following table and check the frequency for SOURCE EXT and SOURCE OFF at the output.

FREQUENCY/MHz	1350.2	1351.4
Nom. freq./MHz+-1kHz	14.351	15.551

- ▶ The level must be 2 +-1.5 dBm and the harmonics suppression <-40 dBc.
- ▶ Check nonharmonic spuria according to the following table:

FREQU. in MHz	EXT / OFF	Carrier frequency in MHz	Offset frequency in MHz	Nonharm. spuria in dBc
1350.69275	EXT	14.84375+-0.1	+-1.5625	<-66
1350.69275	OFF	14.84375+-0.0001	+-1.5625	<-80
1351.27869	EXT	15.4296875+-0.1	+-1.5625	<-66
1351.27869	OFF	15.4296875+-0.0001	+-1.5625	<-80
835.1	EXT	15.1+-0.1	+-0.2	<-66
835.1	OFF	15.1+-0.0001	+-0.2	<-80

#### 7.4.9 Testing the Interrupt Function

- Setting: FREQUENCY 1000MHz
- Remove jumper X36/X37. The error message "Digital synthesis buffer VCO unlocked" must be displayed.

#### 7.4.10 Testing the Diagnosis

- Setting: FREQUENCY 1000MHz  
UTILITIES - DIAG - TPOINT...

TPOINT	Test point	Factor	Nom. voltage
300	+15V supply	4	14...16 V
301	DCOD, OSC.tun. volt.	5	-100...100 mV
302	DCOD, OSC. level	1	-20...20 mV
303	DDS-GA clock level	1	0.5...1.5 V
304	Level at outp. FDDS	1	50...200 mV
305	OSC. tuning voltage	5	12...20 V
306	-15-V supply	4	-14...16 V
307	+7.5-V supply	2	14...16 V

#### 7.4.11 Testing the CODAM Line

- Connect a signal generator (50 Ω) to X3.19/20 (SIG/GND) and apply 10 MHz/10 dBm.
- Connect a spectrum analyzer to X80.9/11 (SIG/GND) and set CENTER 10 MHz.
- The level to be measured at 10 MHz must be 4 dBm +2 dB.

The module can be removed from its location after opening the instrument, unlocking the modules and loosening the RF connections at X81 and X89. The screening covers of the module are conventionally fastened with screws.

## 7.5

### Removal and Assembly

The module can be removed from its location after opening the instrument, unlocking the module and loosening the RF connections at X81 and X89. The screening covers of the module are conventionally fastened with screws.

## 7.6

### Interface Description

Pin	Name	Inp./Output	Origin/Destination	Value range	Signal description
X80.A12	SERBUS-CLK	Input	A3, FRO X50.40	HCMOS level	Serbus clock
X80.A14 X80.A15	SERBUS-DAT	bidir.	A3, FRO X50.39	HCMOS level	Serbus data
X80.A17	SERBUS-INT	Output	A3, FRO X50.38	HCMOS level	Serbus interrupt
X80.A18	RES-P	Input	A3, FRO X50.28	HCMOS level	Serbus reset
X80.A19	DIAG-5V	Output	A3, FRO X50.44	-5V...5V	Diagnosis
X80.A24	VA15-P	Input	A2, P0WS1	14.80V...15.75V 44...66mA	Supply voltage analog
X80.A26	VA7.5-P	Input	A2, P0WS1	7.45V...7.95V 328...500mA	Supply voltage analog
X80.A28	VD-5P	Input	A2, P0WS1	5.10V...5.25V 0...10mA	Supply voltage digital
X80.A30	VA15-N	Input	A2, P0WS1	-15.75V...-14.85V 208...310mA	Supply voltage analog
X80.A1	DATACLK	bidir.	A3, FRO	HCMOS level	Data clock of DATA CODER
X80.A2	DATA	bidir	A3, FRO	HCMOS level	Data signal of DATA CODER
X80.A3	BURST	bidir.	Rear panel	HCMOS level	BURST signal of DATA CODER
X80.A9	CODAM	Output	A10, OPU1	-1V...+1V	AM signal from DATA CODER
X80.A32	LSWI	Output	A10, OPU1	HCMOS level	LEVEL-SWITCH signal to OPU
X81	REF50	Input	A5, MGEN X99	9dBm+-2dB	RF input, reference signal
X89	FDDS	Output	A9, SUM, X51	2dBm+-2dB	RF output, DDS signal

i

(

{



**Schaltteillisten  
numerisch geordnet**  
**Part lists  
in numerical order**  
**Listes des pièces détachées  
par numéros de référence**

i

{

{

i





Kennz. Comp. No.	Benennung Designation	Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten in contained in		
C622	CC 1NF+-1% 50V NPO 1206 SMD CERAMIC CAPACITOR	CC 0007.7398.00	PHILIPS_CO	2222 863 *8102			
C623	CC 100NF+-10%50V X7R 1206 CERAMIC CHIP CAPACITOR	CC 0007.5237.00	PHILIPS_CO	2238 581 55649			
C624	CC 100NF+-10%50V X7R 1206 CERAMIC CHIP CAPACITOR	CC 0007.5237.00	PHILIPS_CO	2238 581 55649			
C625	CC 1NF+-1% 50V NPO 1206 SMD CERAMIC CAPACITOR	CC 0007.7398.00	PHILIPS_CO	2222 863 *8102			
C626	CC 100NF+-10%50V X7R 1206 CERAMIC CHIP CAPACITOR	CC 0007.5237.00	PHILIPS_CO	2238 581 55649			
C627	CC 220PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8850.00	PHILIPS_CO	2238 863 18221			
C628	CC 330PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8873.00	PHILIPS_CO	2238 863 18331			
C629	CC 220PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8850.00	PHILIPS_CO	2238 863 18221			
C630	CC 2,2PF+-0,25 50VNPO1206 CERAMIC CHIP CAPACITOR	CC 0007.8171.00	MURATA	GRM42-6COG 2R2 C5OPT			
C631	CC 1NF+-1% 50V NPO 1206 SMD CERAMIC CAPACITOR	CC 0007.7398.00	PHILIPS_CO	2222 863 *8102			
C640	CC 1NF+-1% 50V NPO 1206 SMD CERAMIC CAPACITOR	CC 0007.7398.00	PHILIPS_CO	2222 863 *8102			
C641	CC 100NF+-10%50V X7R 1206 CERAMIC CHIP CAPACITOR	CC 0007.5237.00	PHILIPS_CO	2238 581 55649			
C642	CC 470PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8515.00	PHILIPS_CO	2238 863 18471			
C646	CC 1NF+-1% 50V NPO 1206 SMD CERAMIC CAPACITOR	CC 0007.7398.00	PHILIPS_CO	2222 863 *8102			
C647	CC 100NF+-10%50V X7R 1206 CERAMIC CHIP CAPACITOR	CC 0007.5237.00	PHILIPS_CO	2238 581 55649			
C648	CC 470PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8515.00	PHILIPS_CO	2238 863 18471			
C662	CC 10PF+-0,25 50VNPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8480.00	MURATA	GRM42-6COG 100 C5OPT			
C663	CC 10PF+-0,25 50VNPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8480.00	MURATA	GRM42-6COG 100 C5OPT			
C700	CE 47UF+-20%50V RM2,5 ELECTROLYTIC CAPACITOR	CE 0008.7479.00	PANASONIC	ECA-1HFG470I			
C701	CE 220UF+-20%10V RM2,5 ELECTROLYTIC CAPACITOR	CE 0008.7927.00	PANASONIC	ECA 1 AFG 221 I			
C702	CK 22NF +-1% 63V RM5 KP POLYPROPYLENE CAPACITOR	CK 0007.7675.00	ROEDERSTEI	KP1830-322 06 1 3 W			
C703	CK 1UF+-5%50V7,5X5,5X10,5 CAPACITOR	CK 0099.2998.00	ERO	MKT 1826-510/054-R			
C705	CC 1NF+-1% 50V NPO 1206 SMD CERAMIC CAPACITOR	CC 0007.7398.00	PHILIPS_CO	2222 863 *8102			
C706	CC 100PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8415.00	MURATA	GRM42-6COG 101F 5OPT			
C710	CC 68PF+-1%50V NPO 1206 CERAMIC CHIP CAPACITOR	CC 0099.8815.00	MURATA	GRM42-6COG 680F 5OPT			
D20	BG L5A8836 DDS GA ASIC IC GATE-ARRAY	1036.4325.00	LSI_LOGIC	R&S-SACHNR.			
D50	BL PC74HCT125T 4XBUFF. 3S QUAD LINE DRIVER	BL 0007.5395.00	PHILIPS_SE	(PC)74HCT125(D/T)			
D110	BG TH3032.1C SERBUSD ASIC IC GATE ARRAY	0008.6143.00	THESYS	TH3032.1C			
D112	BG TH3032.1C SERBUSD ASIC IC GATE ARRAY	0008.6143.00	THESYS	TH3032.1C			
D120	BL PC74HCT132T 4X2IN SCHM NAND SCHMITT TRIGGER	BL 0007.6340.00	PHILIPS	(PC)74HCT132(D/T)			
D125	BL PC74HCT132T 4X2IN SCHM NAND SCHMITT TRIGGER	BL 0007.6340.00	PHILIPS	(PC)74HCT132(D/T)			
D130	BL PC74HCT4051T 8CH.A.MUX ANALOG MULTIPLEXER	BL 0007.6827.00	PHILIPS	(PC)74HCT4051(T)			
D135	BL 74ACT86SC 4X 2IN-EXOR QUAD 2-INPUT EXOR GATE	BL 2005.4307.00	HARRIS	(CD74)ACT86(M)			
D150	BL PC74HCT4094T 8ST.SHREG SHIFT REGISTER	BL 0007.6885.00	PHILIPS	(PC)74HCT4094(D)			
D155	BL PC74HCT4094T 8ST.SHREG SHIFT REGISTER	BL 0007.6885.00	PHILIPS	(PC)74HCT4094(D)			
D175	BL PC74HC4538T 2X MULTIV DUAL MULTIVIBRATOR	BL 6014.4382.00	PHILIPS_SE	(PC)74HC4538(T)			
D300	BJ CX20201A-1 MPY 10B-DAC IC DIGITAL/ANALOG CONV	1039.1340.00	HARRIS	HI20201JCB			
D600	BL 74AC74SC 2XD-FLIPFL DUAL D-TYPE FLIPF	BL 0820.3602.00	NSC	74AC74(SC)			
1GPK	502	3PU-D	AI	Datum Date	Schaltteiliste für Parts list for	Sachnummer Stock No.	Blatt-Nr/ Page
	ROHDE & SCHWARZ		19	04.02.98	EE DIGITALE SYNTHESE	1038.7344.01 SA	3+

Kennz. Comp. No.	Benennung Designation	Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten In contained in
D700	BS SD5400CY 4X ANALOGSCH QUAD ANALOG SWITCH	0351.0000.00	SILICONIX	SD5400CY	
L76	LD 150UH BEI 0,17A 6,20HM CHOKE	LD 0026.4055.00	DALE	IM 6	
L78	LD 150UH BEI 0,17A 6,20HM CHOKE	LD 0026.4055.00	DALE	IM 6	
L80	LD 3,3UH BEI 1,63AO, 160HM CHOKE	LD 0026.4061.00	DALE	IM 6	
L82	LD 15UH 10% 1R2 0,46A CHOKE	LD 0026.4149.00	DALE	IM 6	
L110	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L135	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L150	LD 100UH 10% 0,06A 1210 SMD-INDUCTOR	LD 0007.9261.00	SIEMENS	B82422-A1104-J(K)100	
L200	LD 0,22UH10%, 140HM1,045A CHOKE	LD 0067.2786.00	DALE	IM2	
L201	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L202	LD 0,47UH10%, 350HMO, 660A CHOKE	LD 0067.2828.00	DALE	IM2	
L204	LD 0,47UH10%, 350HMO, 660A CHOKE	LD 0067.2828.00	DALE	IM2	
L206	LD 0,47UH10%, 350HMO, 660A CHOKE	LD 0067.2828.00	DALE	IM2	
L208	LD 0,22UH10%, 140HM1,045A CHOKE	LD 0067.2786.00	DALE	IM2	
L210	LD 4,70UH10%, 200HMO, 239A CHOKE	LD 0067.2940.00	DALE	IM2	
L212	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L214	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L216	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L300	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L302	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L304	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L306	LD 1UH 10% 0,38A 1210 SMD-INDUCTOR	LD 6006.0130.00	SIEMENS	B82422-A1102-J(K)100	
L403	LD 0,39UH10%, 300HMO, 710A CHOKE	LD 0067.2811.00	DALE	IM2	
L405	LD 0,22UH10%, 140HM1,045A CHOKE	LD 0067.2786.00	DALE	IM2	
L406	LD 0,22UH10%, 140HM1,045A CHOKE	LD 0067.2786.00	DALE	IM2	
L408	LD 10 UH 10% 3R3 144 MA CHOKE	LD 0026.4184.00	DALE	IM2	
L500	LD 56,0UH10%, 700HMO, 100A CHOKE	LD 0067.3076.00	DALE	IM2	
L502	LD 56,0UH10%, 700HMO, 100A CHOKE	LD 0067.3076.00	DALE	IM2	
L504	LD 22,0UH10%, 300HMO, 114A CHOKE	LD 0067.3024.00	DALE	IM2	
L506	LD 530NH 9,5W CM19P FE-K COIL	0817.0058.00	TOKO	E526 HN-100109	
L507	LD 530NH 9,5W CM19P FE-K COIL	0817.0058.00	TOKO	E526 HN-100109	
L508	LD 56,0UH10%, 700HMO, 100A CHOKE	LD 0067.3076.00	DALE	IM2	
L514	LD 2,70UH10%, 550HMO, 355A CHOKE	LD 0067.2911.00	DALE	IM2	
L516	LD 1,50UH10%, 220HMO, 560A CHOKE	LD 0067.2886.00	DALE	IM2	
L600	LD 10UH 10% 0,18A 1210 SMD-INDUCTOR	LD 0007.9255.00	SIEMENS	B82422-A1103-J(K)100	
L602	LD 560NH 5% OR5 0,495A CHOKE	0300.9752.00	DALE	IM 2	
L603	LD 560NH 5% OR5 0,495A CHOKE	0300.9752.00	DALE	IM 2	
L700	LD 100UH 10% 0,06A 1210 SMD-INDUCTOR	LD 0007.9261.00	SIEMENS	B82422-A1104-J(K)100	

1GPK	502	3PU-D	A1	Datum Date	Schalttailliste für Parts list for	Sachnummer Stock No	Blatt-Nr Page
 ROHDE & SCHWARZ	19	04.02.98			EE DIGITALE SYNTHESE	1038.7344.01 SA	4+

Kennz. Comp. No.	Benennung Designation	Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten in contained in		
L701	LD 100UH 10% 0,06A 1210 SMD-INDUCTOR	LD 0007.9261.00	SIEMENS	B82422-A1104-J(K)100			
L705	LD 56,0UH10%5,700HMO, 100A CHOKE	LD 0067.3076.00	DALE	IM2			
N100	BO LM2940CT LOWDROP+VREG VOLTAGE REGULATOR	BO 0350.5809.00	NSC	LM2940CT-5.0			
N110	BO UA7905UC -5V1AO VREG VOLTAGE REGULATOR	BO 0282.5449.00	NSC	LM7905 CT			
N120	BO LM2903D 2XLP COMPAR DUAL	0520.7734.00	SINETICS	LM2903(D)			
N130	BO LM2903D 2XLP COMPAR DUAL	0520.7734.00	SINETICS	LM2903(D)			
N400	BM MAR8 MMIC BROADBAND AMPLIFIER	0656.4720.00	MINI-CIRCU	MAR8			
N600	BO MC1458D 2X OPAMP OPERATION AMPLIFIER	0007.3763.00	SINETICS	MC1458(D)			
N700	BO NE5534D OPAMP OPERATIONAL AMPLIFIER	0815.7555.00	SINETICS	NE5534(D)			
N702	BO AD829JR 1XL0LN OPAMP IC OPAMP	1036.4254.00	ANALOG_DEV	AD829JR			
P1	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P2	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P3	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P4	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
P5	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
P6	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P7	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P8	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P9	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P10	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P11	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P12	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P13	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
P14	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
P15	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
P16	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
P17	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P18	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P20	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P21	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P22	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P23	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P24	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P27	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P28	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P29	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P30	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747			
P32	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5			
1GPK	502	3PU-D	AI	Datum Date	Schaltteilliste für Parts list for	Sachnummer Stock No	Blatt-Nr Page
	ROHDE & SCHWARZ	19	04.02.98	EE DIGITALE SYNTHESE	1038.7344.01 SA		5+

Kennz. Comp. No.	Benennung Designation	Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten in contained in
P33	VL EINPRESSSTIFT L=6,8 PIN	VL 0010.7250.00	AMP	1-928776-5	
P34	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P35	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P39	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P40	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P41	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P42	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P43	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
P44	VL STECKLOETOSE 7,5X1,1 PLUG-IN SOLDERING LUG	VL 0078.2747.00	-	R&S-ZCHNG.078.2747	
R48	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO	RC02	
R49	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R50	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI	D25	
R51	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R52	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R61	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R64	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R65	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI	D25	
R66	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R67	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI	D25	
R68	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R69	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R70	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI	D25	
R71	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R72	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI	D25	
R73	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R74	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI	D25	
R75	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R93	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R94	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R96	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R101	RG 909 OHM--1%TK100 1206 CHIP RESISTOR	RG 0006.7265.00	ROEDERSTEI	D25	
R102	RG 909 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.7265.00	ROEDERSTEI	D25	
R103	RG 909 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.7265.00	ROEDERSTEI	D25	
R104	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R106	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R108	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI	D25	
R110	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R112	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	
R114	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO	RC02	

1GPK	502	3PU-D	A1	Datum Date	Schaltteiliste für Parts list for	Sachnummer Stock No	Blatt-Nr. Page
 ROHDE & SCHWARZ			19	04.02.98	EE DIGITALE SYNTHESE	1038.7344.01 SA	6+

Kennz. Comp. No.	Benennung Designation			Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten in contained in
R117	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R118	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R119	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R121	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R124	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R128	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R129	RG 47,5KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5950.00	ROEDERSTEI D25		
R130	RG 2,7MOHM+-5%TK200	1206	CHIP RESISTOR	0007.9984.00	ROEDERSTEI D 25		
R131	RG 27,4KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5895.00	ROEDERSTEI D25		
R132	RG 27,4KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5895.00	ROEDERSTEI D25		
R133	RG 27,4KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5895.00	ROEDERSTEI D25		
R134	RG 27,4KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5895.00	ROEDERSTEI D25		
R135	RG 27,4KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5895.00	ROEDERSTEI D25		
R136	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R137	RG 47,5 OHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R140	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R142	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R143	RG 47,5 OHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R144	RG 47,5 OHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R145	RG 47,5 OHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R146	RG 47,5 OHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R148	RG 47,5 OHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R149	RG 10,OKOHM+-1%TK100	1206	RG CHIP RESISTOR	RG 0007.0793.00	PHILIPS_CO RCO2		
R150	RG 27,4KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5895.00	ROEDERSTEI D25		
R151	RG 12,1KOHM+-1%TK100	1206	CHIP RESISTOR	RG 0007.0841.00	PHILIPS_CO RCO2		
R152	RG 100,OKOHM+-1%TK100	1206	CHIP RESISTOR	RG 0007.1948.00	ROEDERSTEI D25		
R153	RG 130,OKOHH+-1%TK100	1206	RESISTOR CHIP	RG 0007.5966.00	ROEDERSTEI D25		
R154	RG 0-OHM WIDERSTAND-CHIP		RESISTOR CHIP O-OHM	RG 0007.5108.00	DRALORIC CR 1206		
R155	RG 100 OHM+-1%TK100	1206	CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RCO2		
R156	RG 100,OKOHH+-1%TK100	1206	CHIP RESISTOR	RG 0007.1948.00	ROEDERSTEI D25		
R157	RG 33,2KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5914.00	ROEDERSTEI D25		
R158	RG 10,OKOHH+-1%TK100	1206	RG CHIP RESISTOR	RG 0007.0793.00	PHILIPS_CO RCO2		
R159	RG 90,9KOHM+-1%TK100	1206	CHIP RESISTOR	RG 0007.1931.00	ROEDERSTEI D25		
R160	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R161	RG 1,0 KO +-1%TK100	1206	CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R162	RG 33,2KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5914.00	ROEDERSTEI D25		
R163	RG 100,OKOHH+-1%TK100	1206	CHIP RESISTOR	RG 0007.1948.00	ROEDERSTEI D25		
R164	RG 33,2KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.5914.00	ROEDERSTEI D25		
R165	RG 562 KOHM+-1%TK100	1206	RESISTOR CHIP	RG 0007.6091.00	ROEDERSTEI D25		
1GPK	502	3PU-D	A1	Datum Date	Schalteiliste für Parts list for	Sachnummer Stock No.	Blatt-Nr. Page
	<b>ROHDE &amp; SCHWARZ</b>		19	04.02.98	EE DIGITALE SYNTHESE	<b>1038.7344.01 SA</b>	7+

Kennz. Comp. No.	Benennung Designation	Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthaltan in contained in
R166	RG 10,OKOHM+-1%TK100 1206 RG CHIP RESISTOR	RG 0007.0793.00	PHILIPS_CO RCO2		
R167	RG 2,21KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5743.00	ROEDERSTEI D25		
R168	RG 2,21KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5743.00	ROEDERSTEI D25		
R169	RG 33,2KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5914.00	ROEDERSTEI D25		
R170	RG 562 KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.6091.00	ROEDERSTEI D25		
R171	RG 10,OKOHM+-1%TK100 1206 RG CHIP RESISTOR	RG 0007.0793.00	PHILIPS_CO RCO2		
R172	RG 10,OKOHM+-1%TK100 1206 RG CHIP RESISTOR	RG 0007.0793.00	PHILIPS_CO RCO2		
R174	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RCO2		
R175	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RCO2		
R176	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RCO2		
R177	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RCO2		
R178	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RCO2		
R179	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R180	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R181	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R182	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R183	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R184	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R185	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R186	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R187	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R188	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R189	RG 2,7MOHM+-5%TK200 1206 CHIP RESISTOR	0007.9984.00	ROEDERSTEI D 25		
R190	RG 2,7MOHM+-5%TK200 1206 CHIP RESISTOR	0007.9984.00	ROEDERSTEI D 25		
R191	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R192	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R193	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R194	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R195	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R196	RG 10,OKOHM+-1%TK100 1206 RG CHIP RESISTOR	RG 0007.0793.00	PHILIPS_CO RCO2		
R197	RG 100,OKOHH+-1%TK100 1206 CHIP RESISTOR	RG 0007.1948.00	ROEDERSTEI D25		
R198	RG 33,2KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5914.00	ROEDERSTEI D25		
R200	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R201	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R202	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R203	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R204	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R205	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RCO2		
R206	RG 475 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5695.00	ROEDERSTEI D25		

1GPK	502	3PU-D	A1	Datum Date	Schaltteiliste für Parts list for	Sachnummer Stock No	Blatt-Nr. Page
 ROHDE & SCHWARZ			19	04.02.98	EE DIGITALE SYNTHESE	1038.7344.01 SA	8+

Kennz. Comp. No.	Benennung Designation	Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten in contained in
R207	RG 4,75KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5820.00	ROEDERSTEI D25		
R210	RG 68,1 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8849.00	ROEDERSTEI D25		
R211	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R212	RG 22,1KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5872.00	ROEDERSTEI D25		
R215	RG 15,0KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5843.00	ROEDERSTEI D25		
R216	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RC02		
R218	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RC02		
R220	RG 56,2 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8826.00	ROEDERSTEI D25		
R222	RG 68,1 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8849.00	ROEDERSTEI D25		
R224	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RC02		
R226	RG 6,81KOHM+-1%TK100 1206 CHIP RESISTOR	RG 0007.0758.00	ROEDERSTEI D25		
R228	RG 221 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5614.00	ROEDERSTEI D25		
R240	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R241	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R242	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R243	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R244	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R245	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R246	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R247	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R248	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R249	RG 562 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.9068.00	PHILIPS_CO RC02		
R250	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RC02		
R252	RN 9X330 OHM+-2%SIL10 H5 RESISTOR NETWORK	0379.8306.00	BI_TECHNOL L 10 1 S 331 M*		
R253	RG 332 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5650.00	PHILIPS_CO RC02		
R256	RN 9X330 OHM+-2%SIL10 H5 RESISTOR NETWORK	0379.8306.00	BI_TECHNOL L 10 1 S 331 M*		
R257	RG 332 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5650.00	PHILIPS_CO RC02		
R260	RG 0-OHM WIDERSTAND-CHIP RESISTOR CHIP 0-OHM	RG 0007.5108.00	DRALORIC CR 1206		
R261	RG 121 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8903.00	ROEDERSTEI D25		
R262	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R263	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RC02		
R264	RG 68,1 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8849.00	ROEDERSTEI D25		
R265	RG 6,81KOHM+-1%TK100 1206 CHIP RESISTOR	RG 0007.0758.00	ROEDERSTEI D25		
R266	RG 221 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5614.00	ROEDERSTEI D25		
R267	RG 100 OHM+-1%TK100 1206 CHIP RESISTOR	RG 0006.8884.00	PHILIPS_CO RC02		
R268	RG 47,5KOHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5950.00	ROEDERSTEI D25		
R269	RG 1,0 KO +-1%TK100 1206 CHIP RESISTOR	RG 0006.7271.00	PHILIPS_CO RC02		
R270	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		
R271	RG 47,5 OHM+-1%TK100 1206 RESISTOR CHIP	RG 0007.5566.00	ROEDERSTEI D25		

1GPK	502	3PU-D	AI	Datum Date	Schaltteilliste für Parts list for	Sachnummer Stock No.	Blatt-Nr Page
	ROHDE & SCHWARZ	19	04.02.98	EE DIGITALE SYNTHESE	1038.7344.01 SA		9+







Kennz. Comp. No.	Benennung Designation			Sachnummer Stock No.	Hersteller Manufacturer	Bezeichnung Designation	enthalten in contained in
V615	AD BAS16 DIODE	75V	UDI	AD 0007.4924.00	VALVO	BAS16 (A6P)	
V702	AK BC850B TRANSISTOR	N	45V 200MA	AK 0007.7969.00	VALVO	BC850B	
V704	AK BC860B TRANSISTOR	P	45V 200MA	AK 0007.7975.00	MOTOROLA	BC860B	
V708	AE HSMS2800 DIODE		SCHOTTKY	AE 0836.8421.00	HEWLETT_PA	HSMS-2800 (#L31)	
X1	FP STIFTLEISTE 20P.2REIH. CONNECTOR 20P.			FP 0520.6521.00	BINDER	11-0209-00-20	
X2	FP STIFTLEISTE 20P.2REIH. CONNECTOR 20P.			FP 0520.6521.00	BINDER	11-0209-00-20	
X3	FP STIFTLEISTE 20P.2REIH. CONNECTOR 20P.			FP 0520.6521.00	BINDER	11-0209-00-20	
X36	VL EINPRESSSTIFT L=6,8 PIN			VL 0010.7250.00	AMP	1-928776-5	
X37	VL EINPRESSSTIFT L=6,8 PIN			VL 0010.7250.00	AMP	1-928776-5	
X38	VL EINPRESSSTIFT L=6,8 PIN			VL 0010.7250.00	AMP	1-928776-5	
X80	FP STECKERLEISTE 32POL. CONNECTOR 32P.			FP 0008.5718.00	DEUT_ELCO	16 8457 064 002 027	
X81	FJ EINBAUSTECKER F.GS SMB ANGLE CONNECTOR			FJ 0602.8804.00	IMS	81.1524.201	
X89	FJ EINBAUSTECKER F.GS SMB ANGLE CONNECTOR			FJ 0602.8804.00	IMS	81.1524.201	
Z52	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z54	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z56	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z58	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z60	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z64	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z66	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z68	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z70	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z72	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z74	LD SMD-T-FILTER 100PF SMD-FILTER			1039.1356.00	MURATA	NFM61ROOT101T1	
Z76	LD SMD-T-FILTER 3,3NF SMD-FILTER			1039.1362.00	MURATA	NFM61R20T332T1	
Z78	LD SMD-T-FILTER 3,3NF SMD-FILTER			1039.1362.00	MURATA	NFM61R20T332T1	
Z80	LD SMD-T-FILTER 3,3NF SMD-FILTER			1039.1362.00	MURATA	NFM61R20T332T1	
Z82	LD SMD-T-FILTER 3,3NF SMD-FILTER			1039.1362.00	MURATA	NFM61R20T332T1	

1GPK

502

3PU-D

A1

Datum  
Date

Schaltteilliste für  
Parts List for

Sachnummer  
Stock No

Blatt-Nr/  
Page



ROHDE & SCHWARZ

19

04.02.98

EE DIGITALE SYNTHESE

1038.7344.01 SA

13-



## **XY-Liste**

## **XY List**

### **Erklärung der Spaltenbezeichnungen:**

**Part:** Bauelement-Kennzeichen.

**Side:** Leiterplatten-Seite, auf der sich das Bauelement befindet.

**X/Y:** Koordinaten (Millimeter) des Bauelementes auf der Leiterplatte bezogen auf den Nullpunkt.

**SQR, PG:** Planquadrat und Seite des Schaltbildes für das jeweilige Bauelement.

### **Explanation of column designations:**

**Part:** Identification of instrument part.

**Side:** Side of the PC board on which instrument part is positioned.

**X/Y:** Coordinates (millimeter) of the component on the PC board in reference to zero point.

**SQR, PG:** Square and page of the diagram for the respective instrument part.





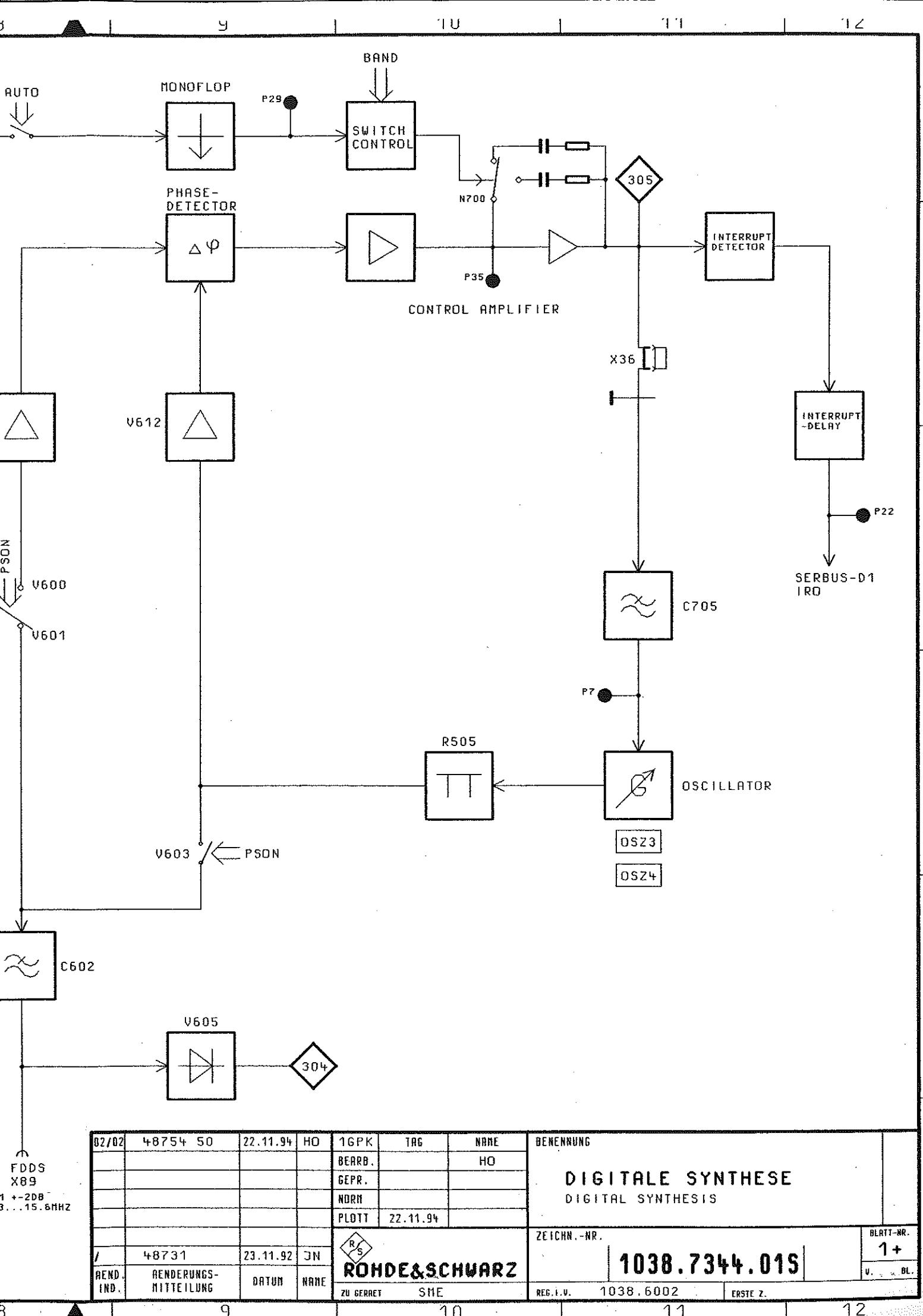


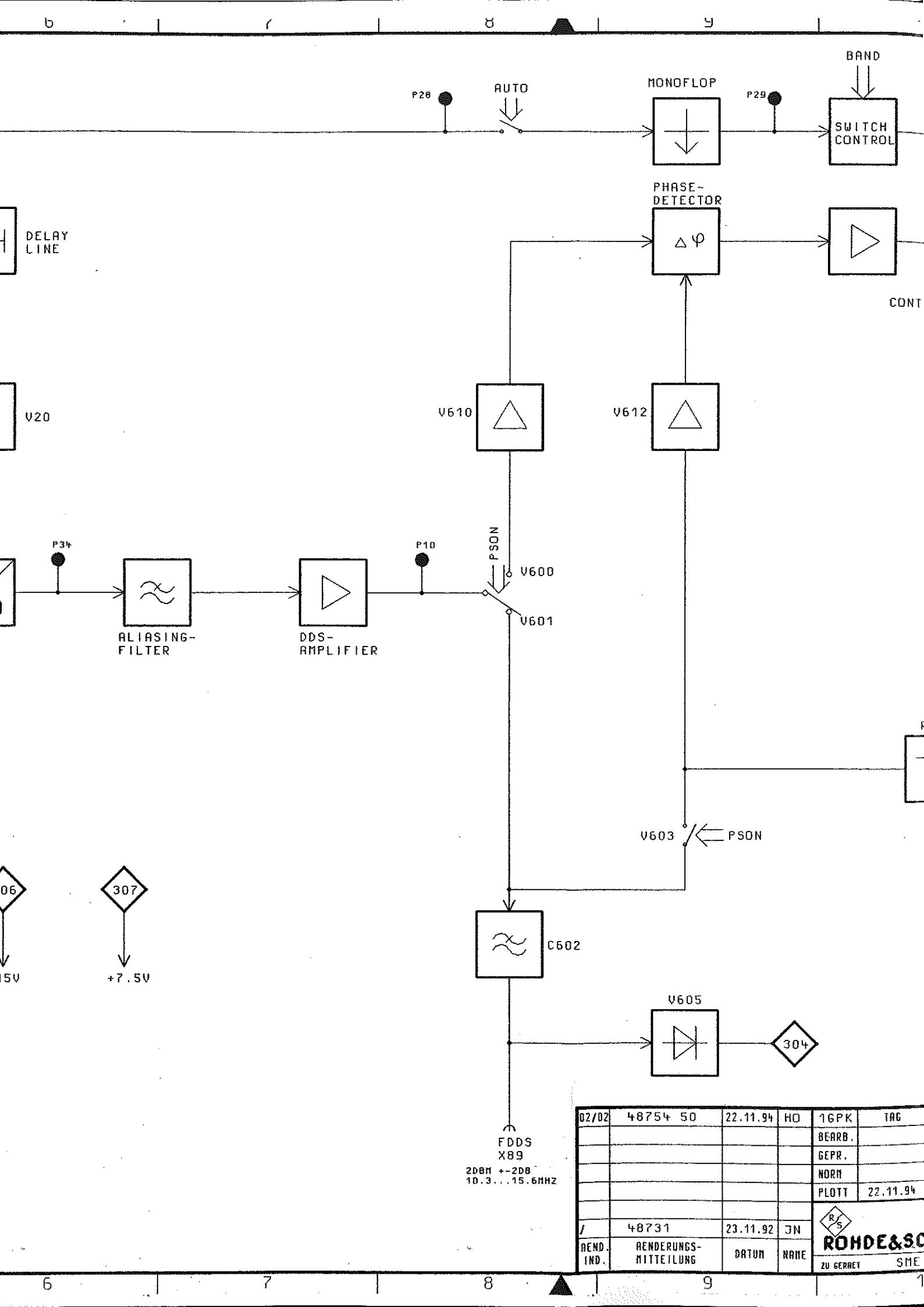


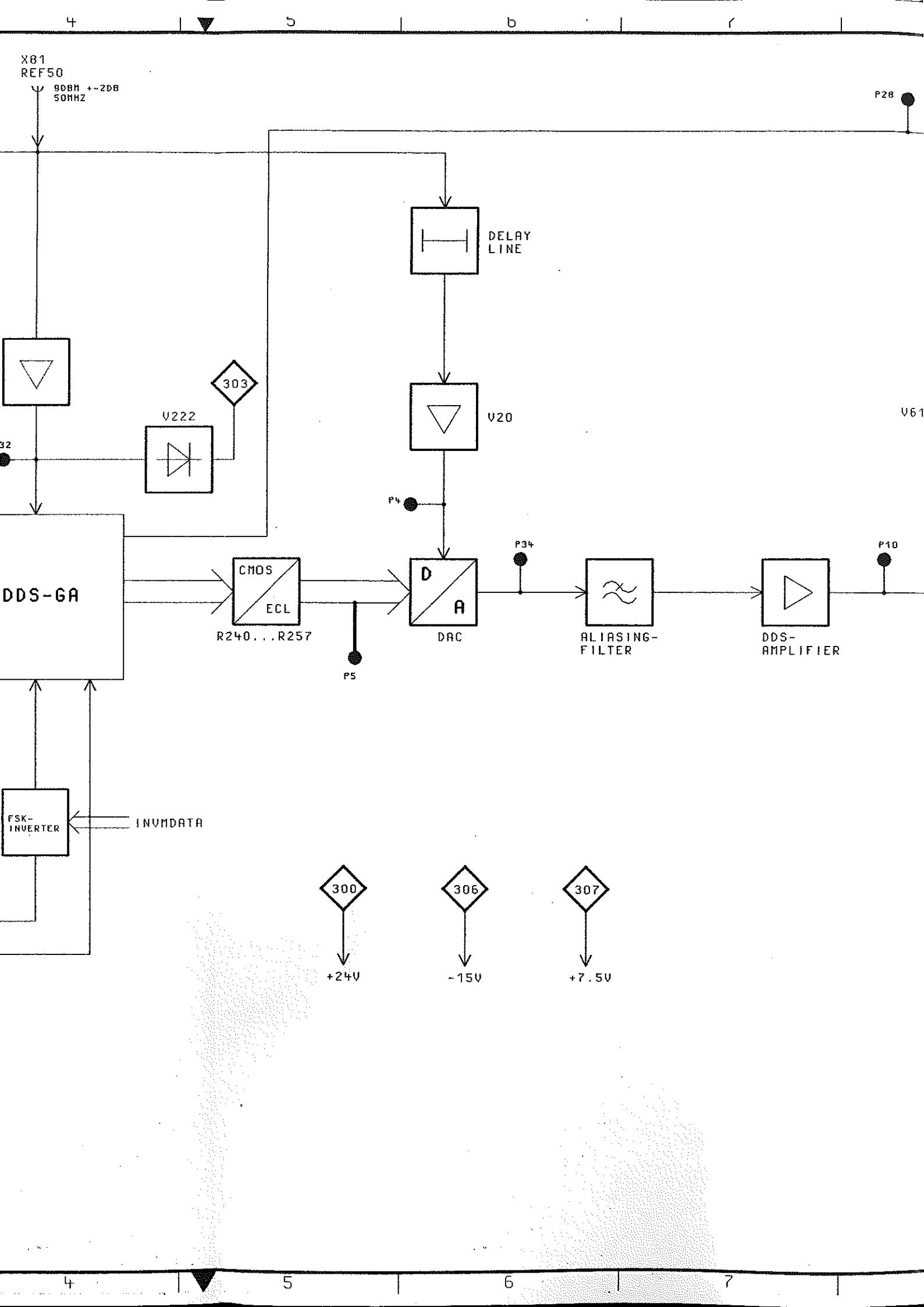


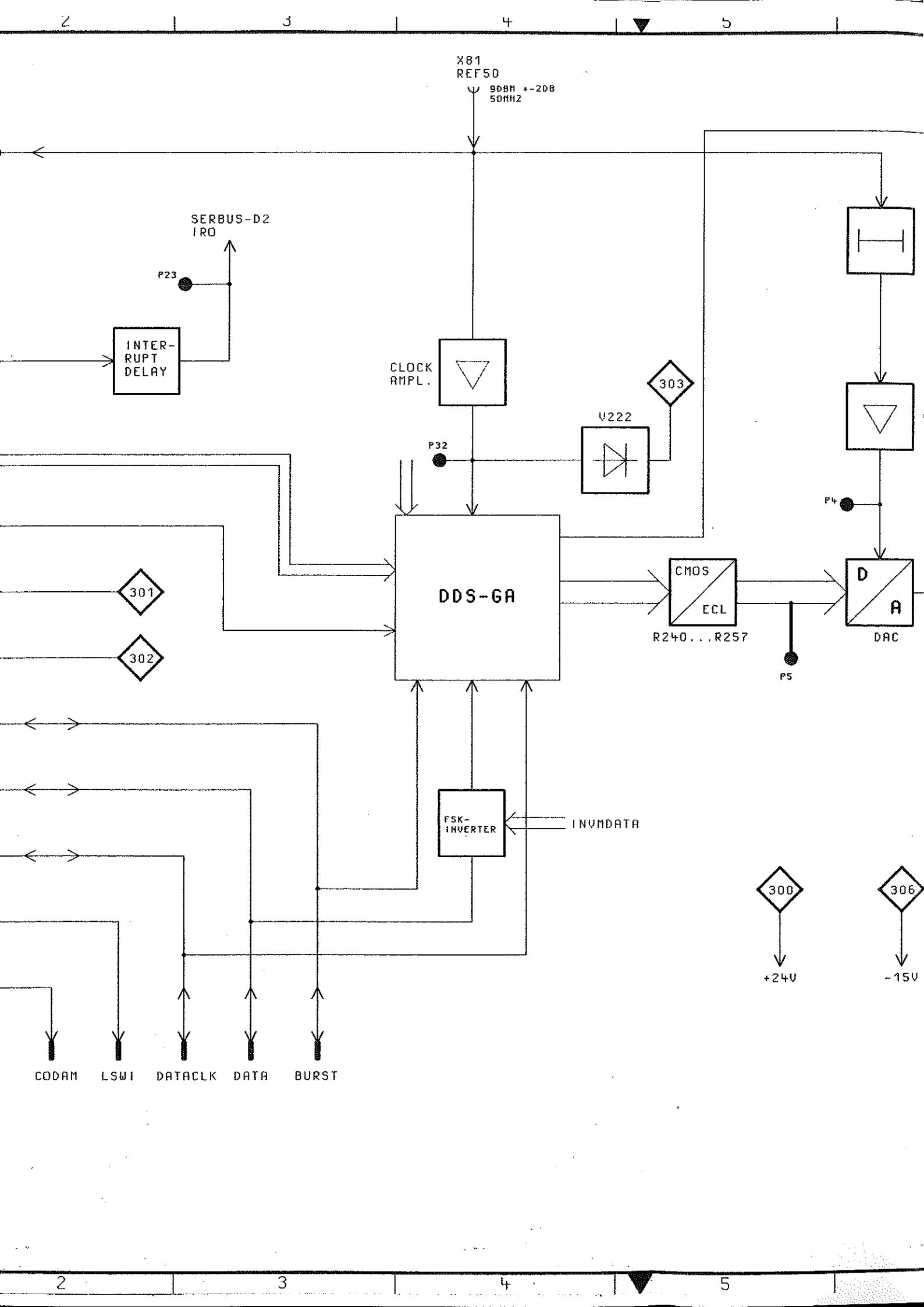
**Stromläufe  
Bestückungspläne  
Circuit diagrams  
Components plans  
Schémas de circuit  
Plans des composants**



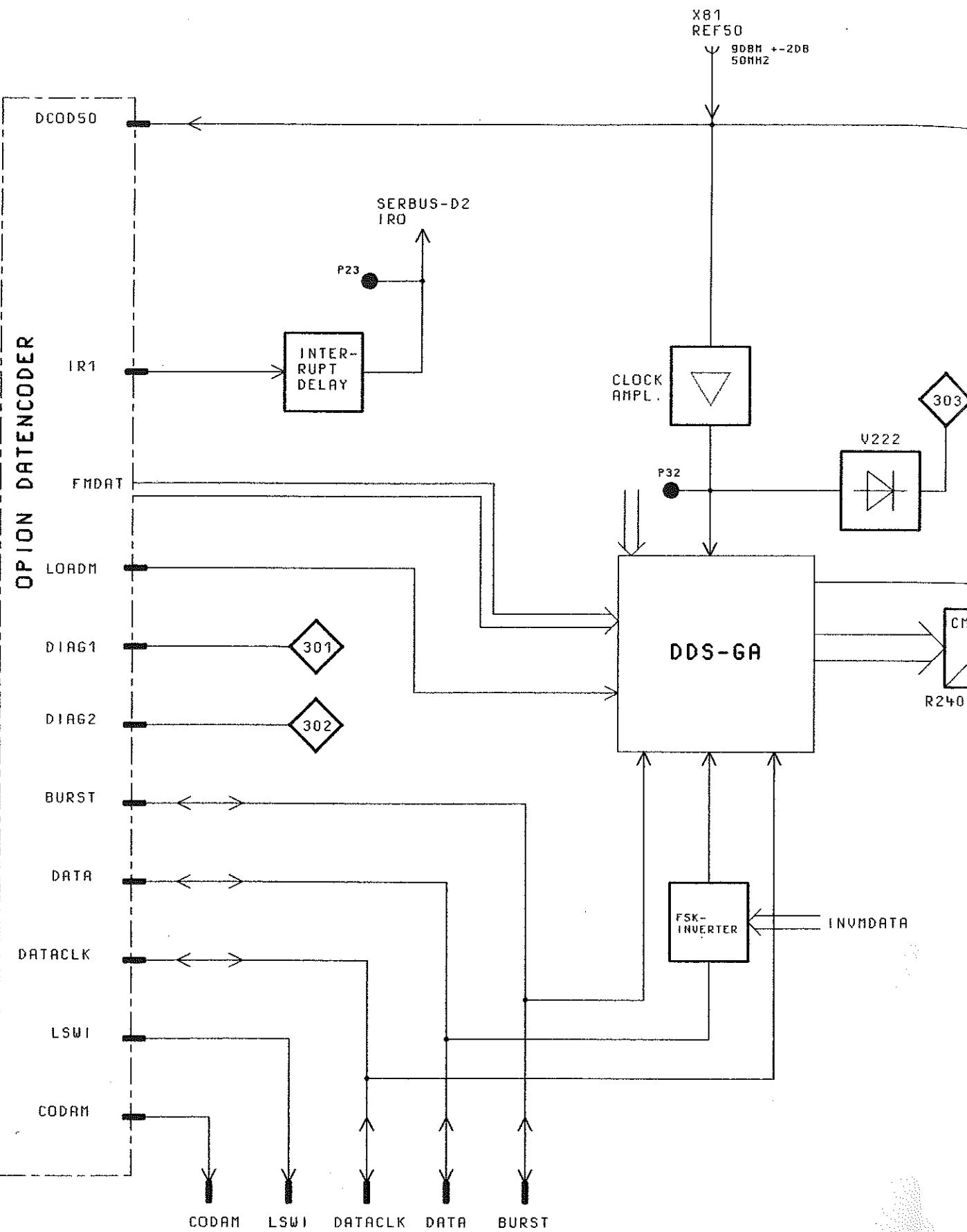








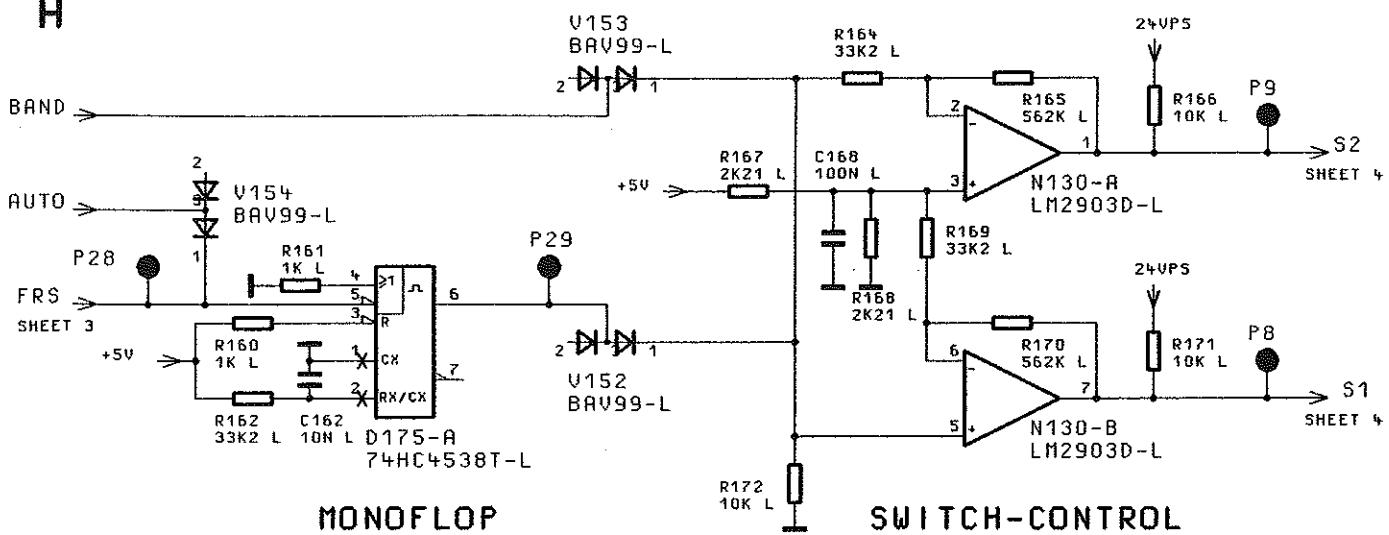
## OPTION DATENCODER



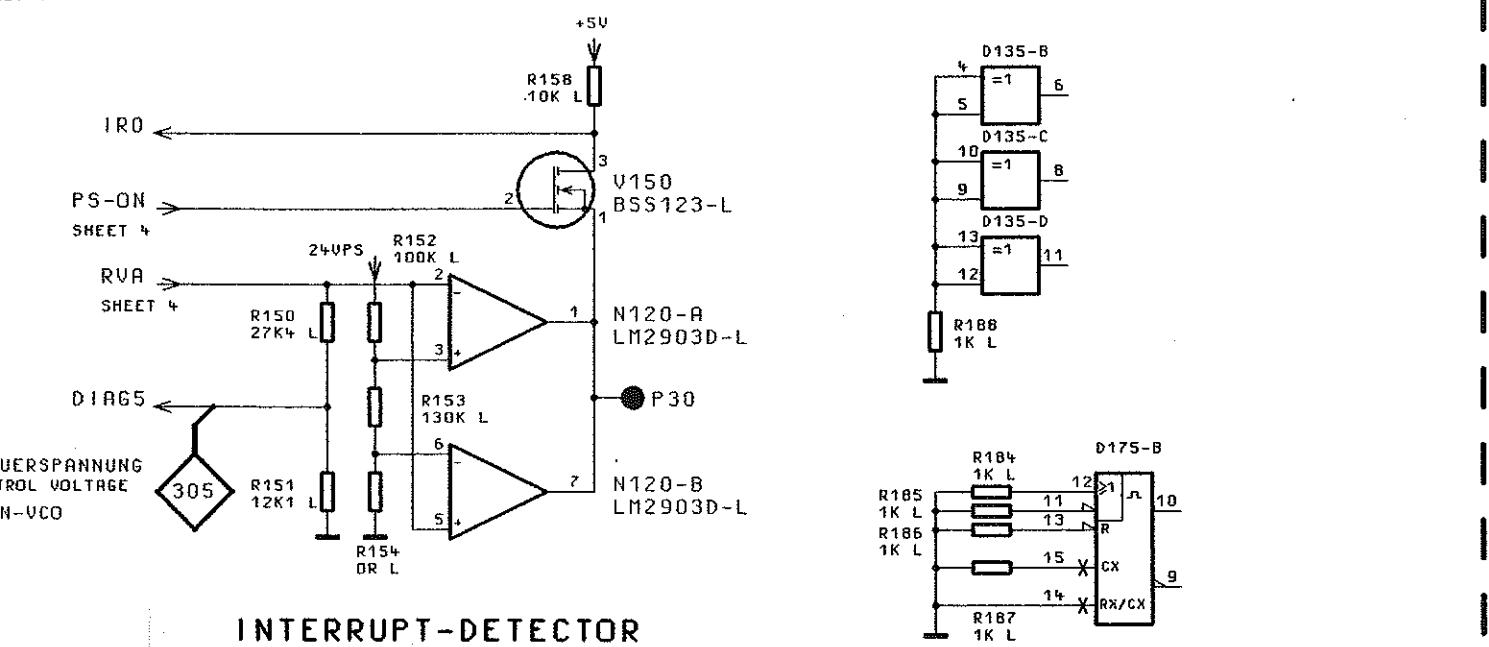
P28

P29  
P30P8  
P9

A

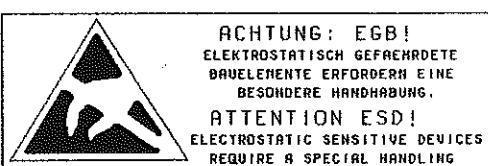


SHEET 4

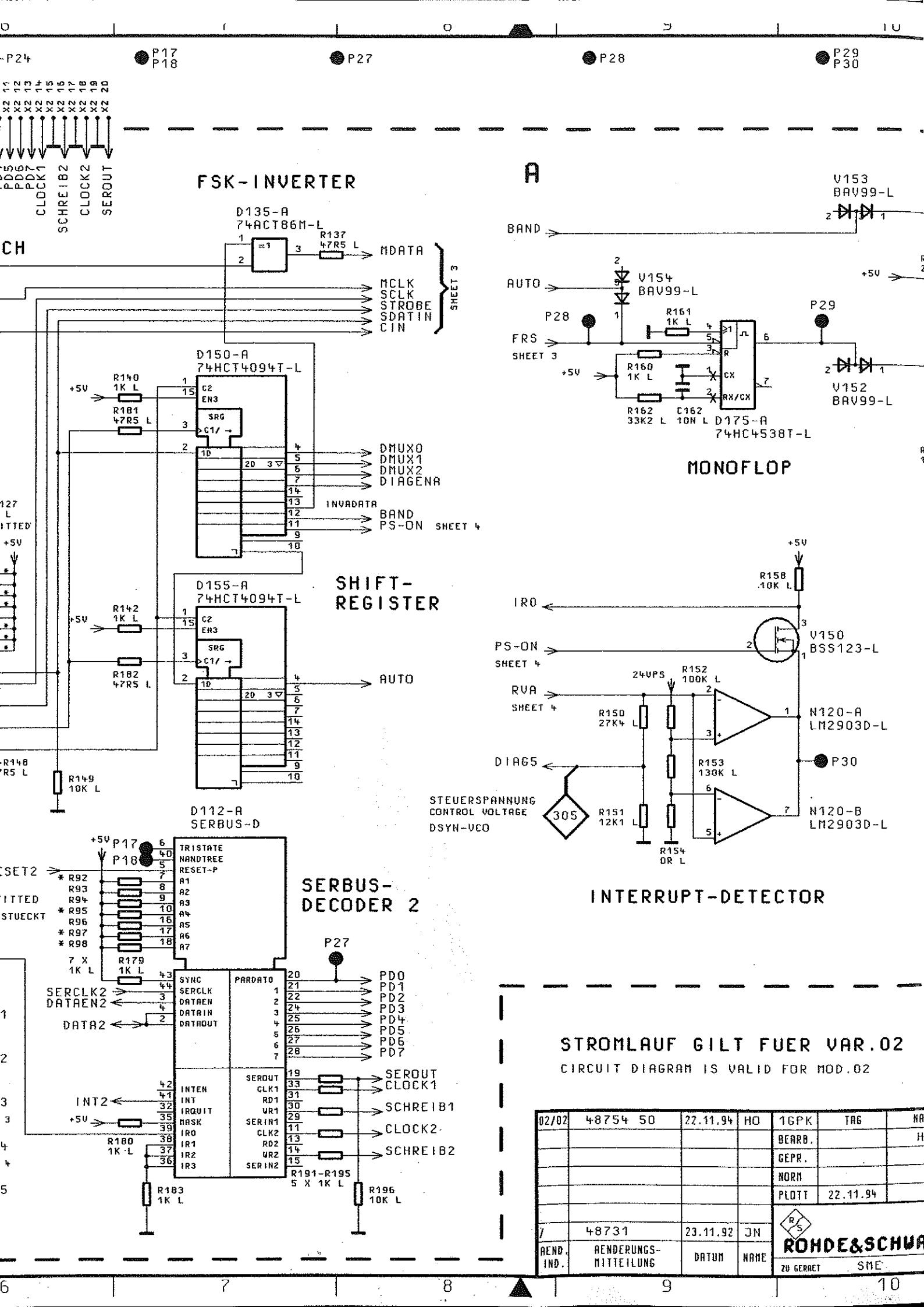


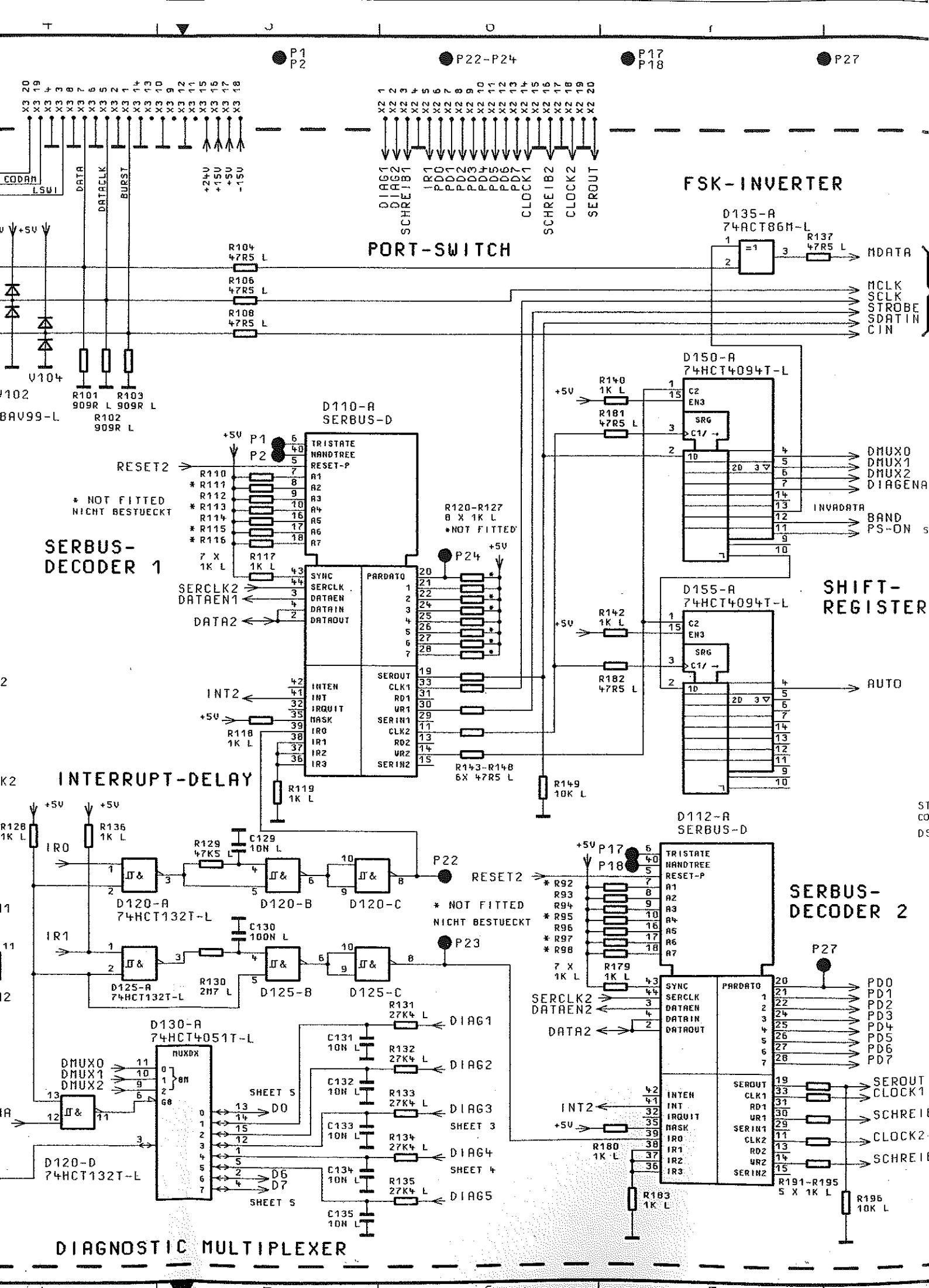
STROMLAUF GILT FUER VAR.02

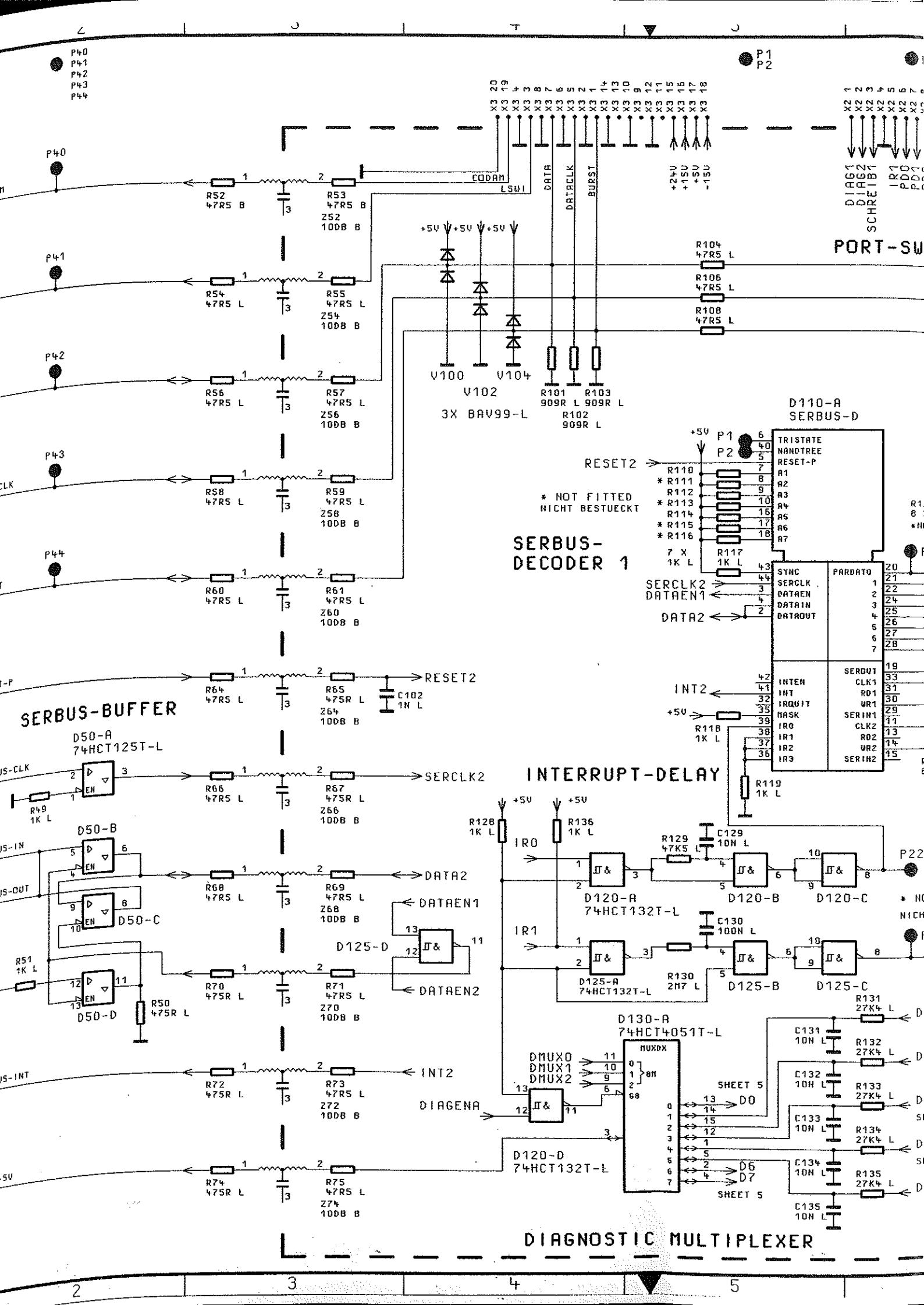
CIRCUIT DIAGRAM IS VALID FOR MOD.02



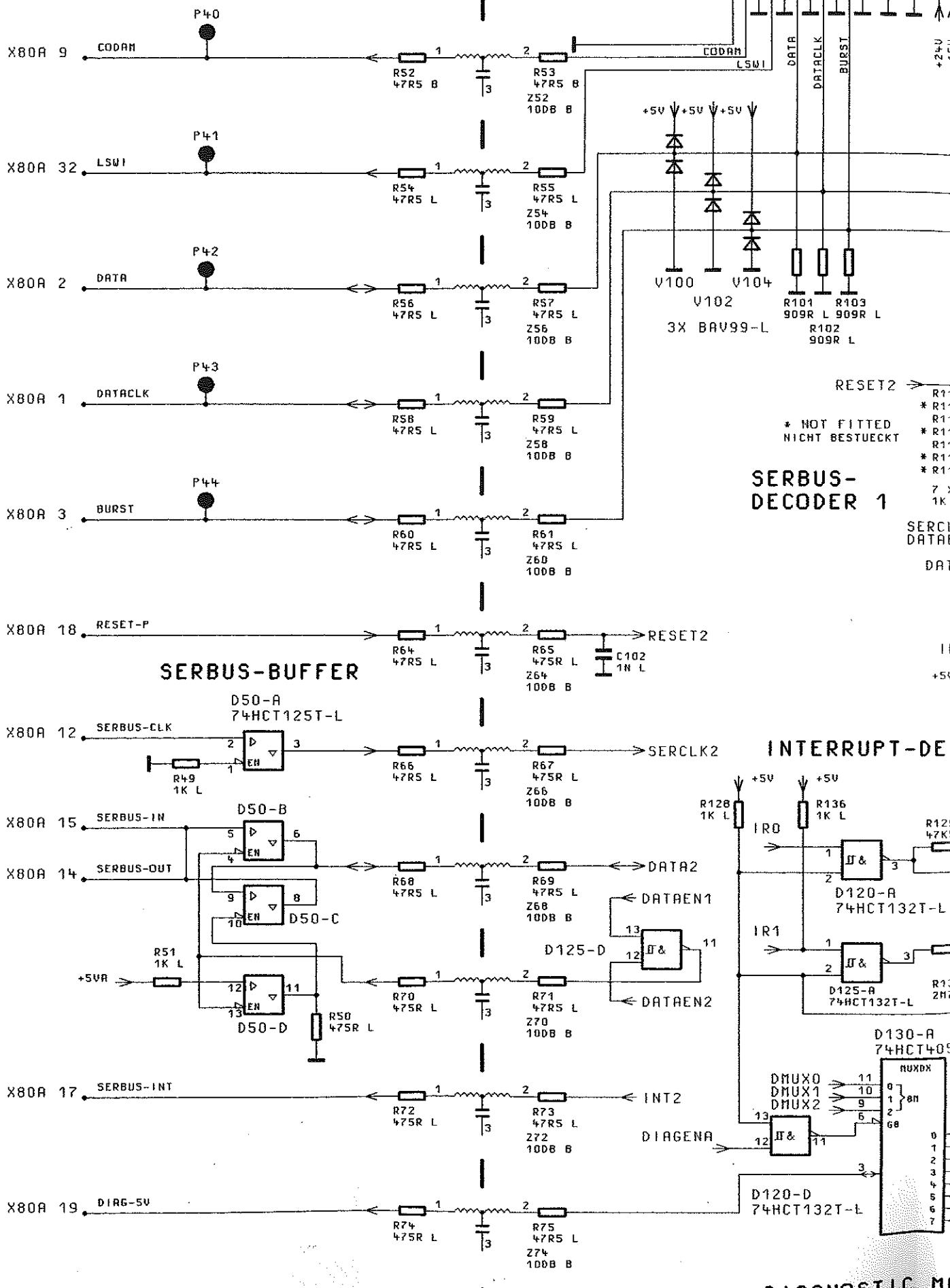
02/02	48754 50	22.11.94	HO	1GPK	TAG	NAME	BENENNUNG	
				BEARB.		HO		
				GEPR.				
				NORM				
				PLOTT	22.11.94			
R/S <b>ROHDE &amp; SCHWARZ</b>							DIGITALE SYNTHESE DIGITAL SYNTHESIS	
/	48731	23.11.92	JN	ZU GEMET	SME	ZEICHN.-NR.	BLATT-NR.	
REND.	RENDERUNGS- MITTEILUNG	DATUM	NAME			1038.7344.01S	2+	
IND.						REG. I. U.	1038.6002	ERSTE Z.







P40  
P41  
P42  
P43  
P44



SERBUS-  
DECODER 1

\* NOT FITTED  
NICHT BESTECKT

R11  
\* R11  
\* R11  
\* R11  
\* R11  
\* R11  
Z X  
1K  
SERCL  
DATAE  
DAT

1M  
+5V

I

+5V

R128

1K L

I10

R136

1K L

R125

47K5

D120-A

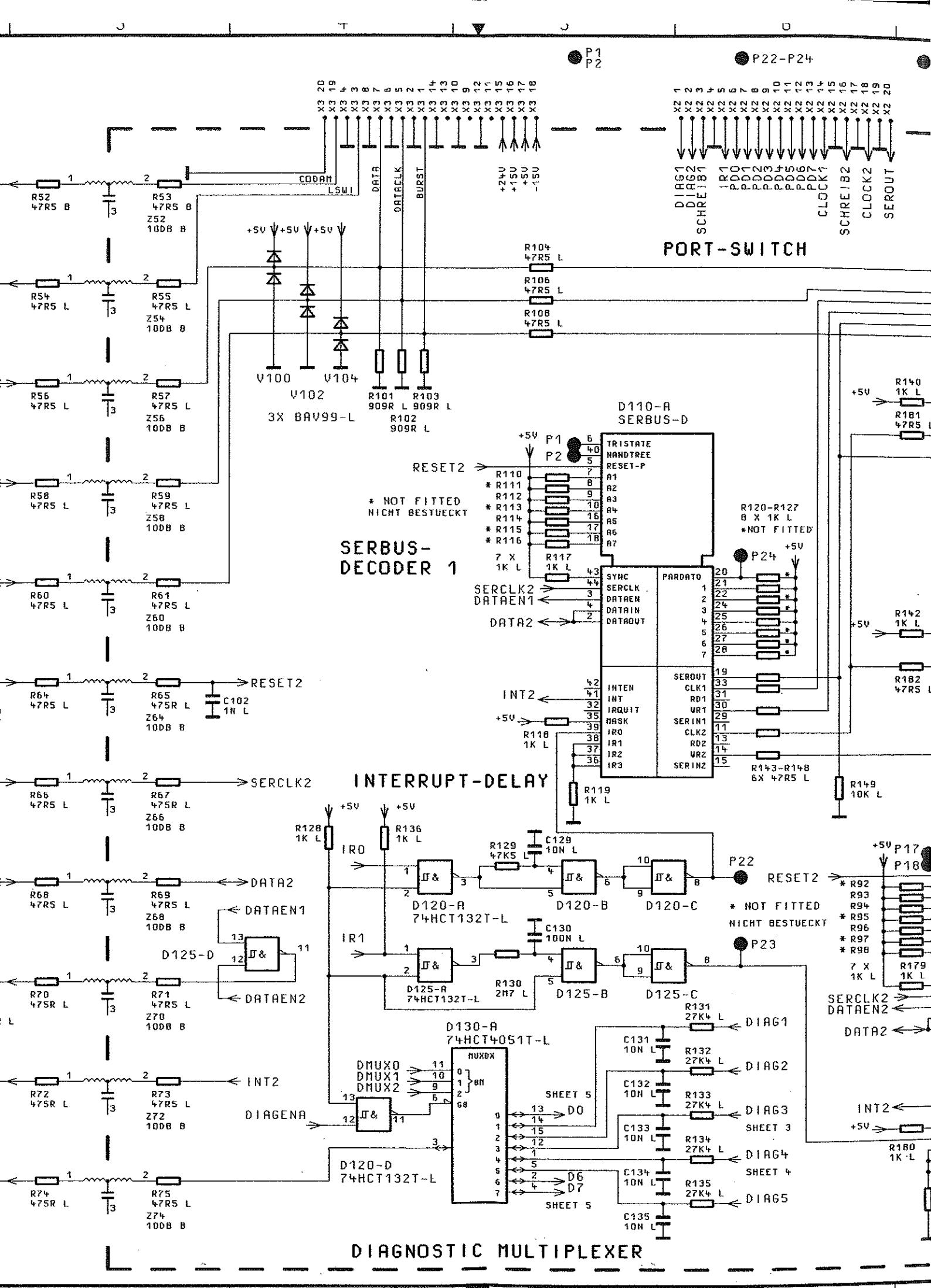
74HCT132T-L

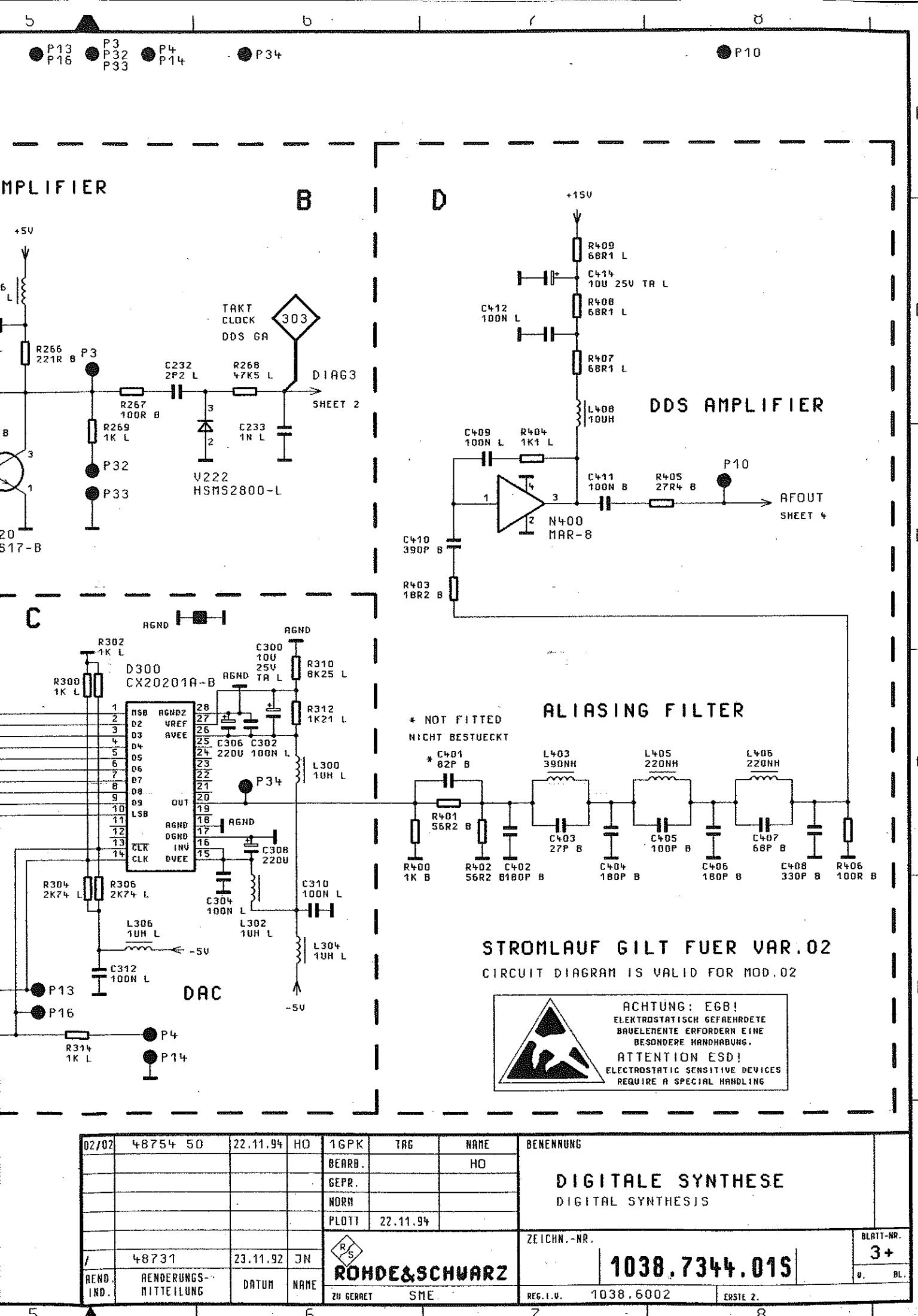
D130-A

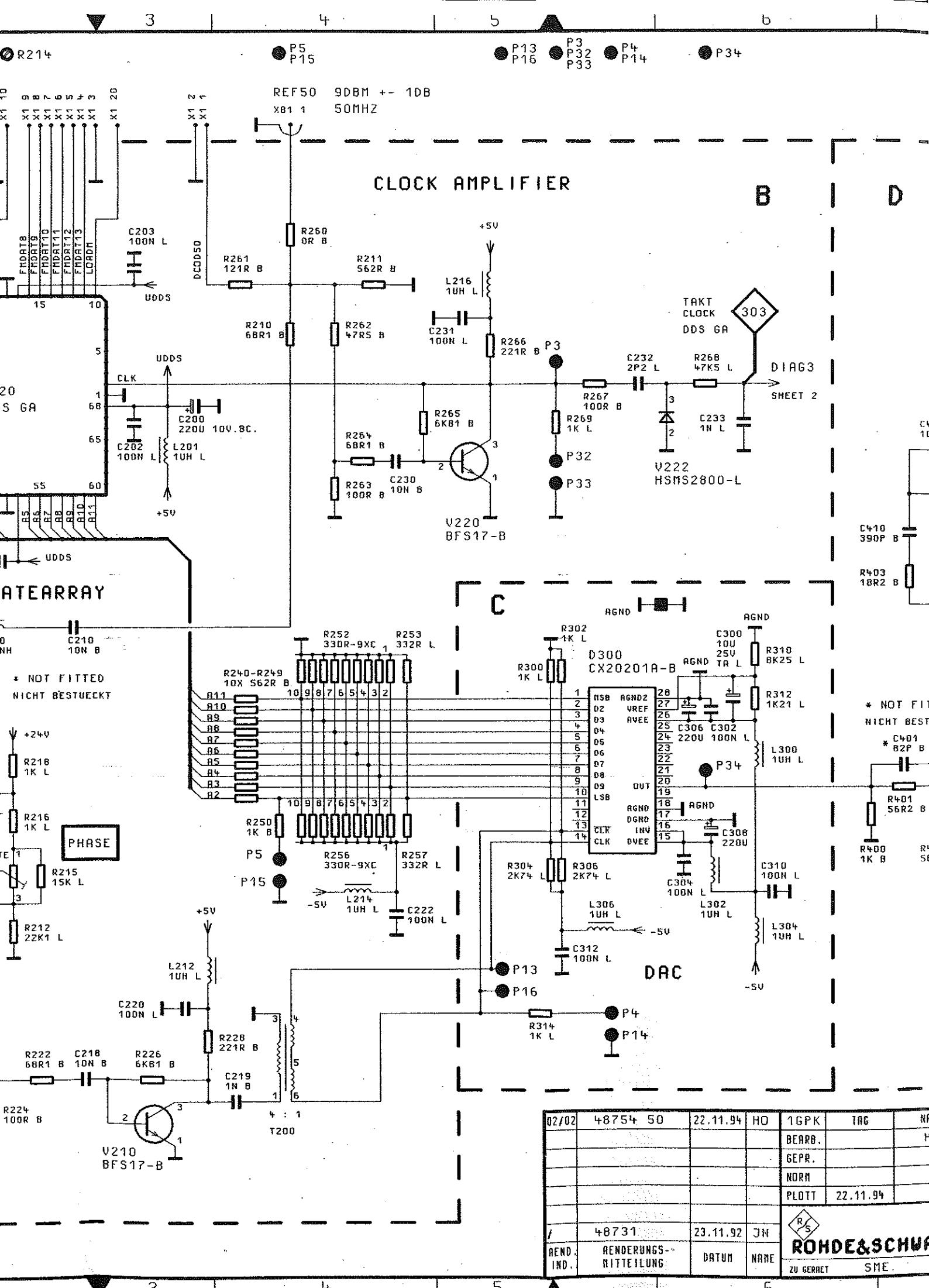
74HCT405

NUXDX

0 1 2 3 4 5 6 7

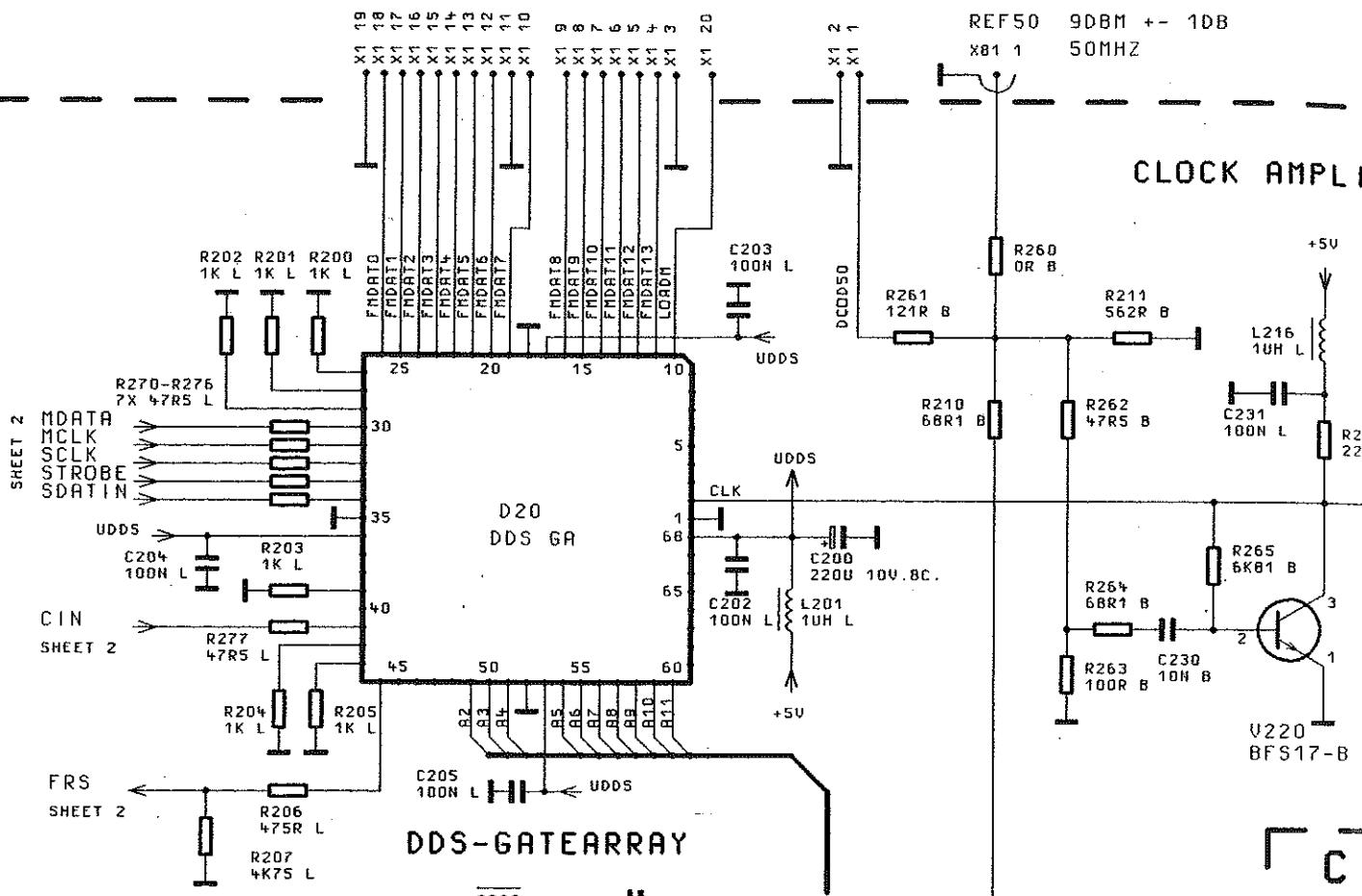




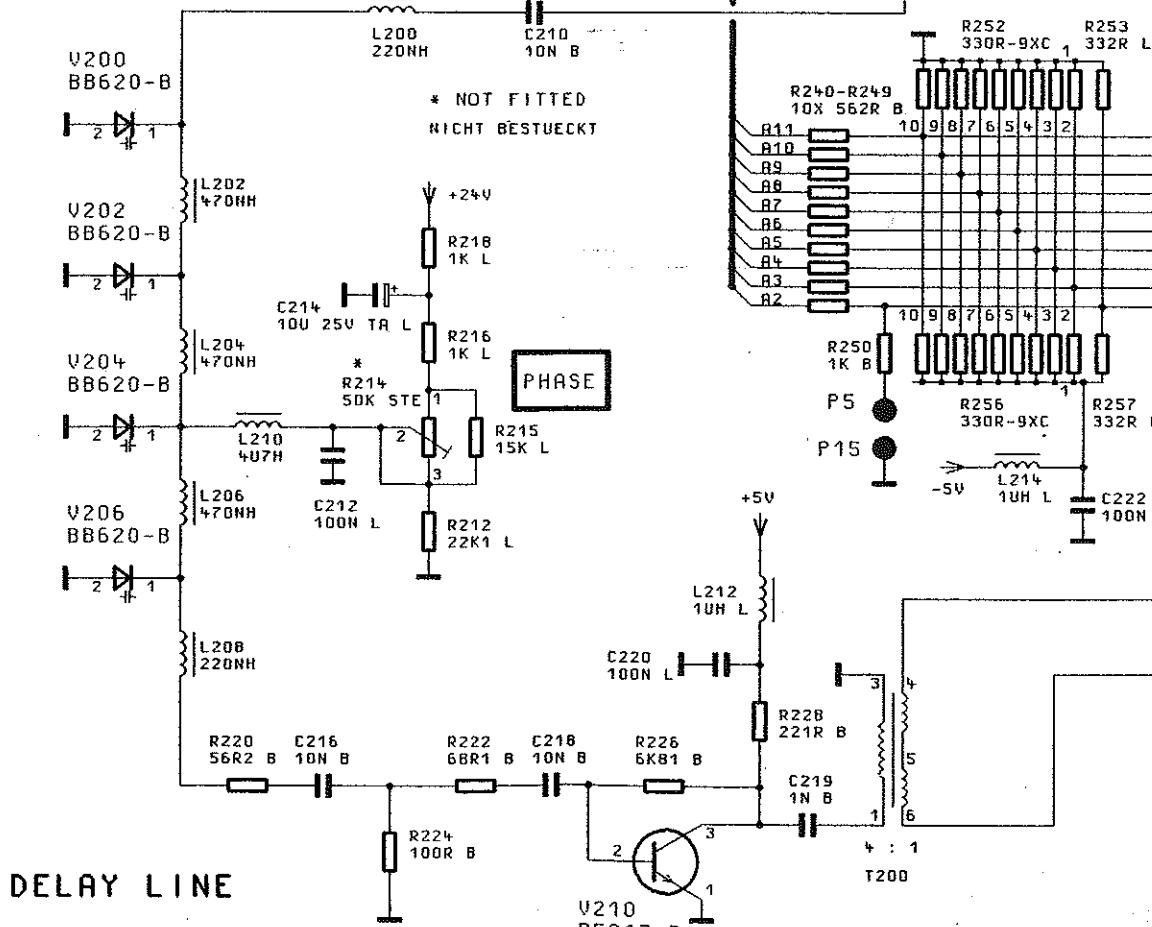


1 2 3 4 5

R214

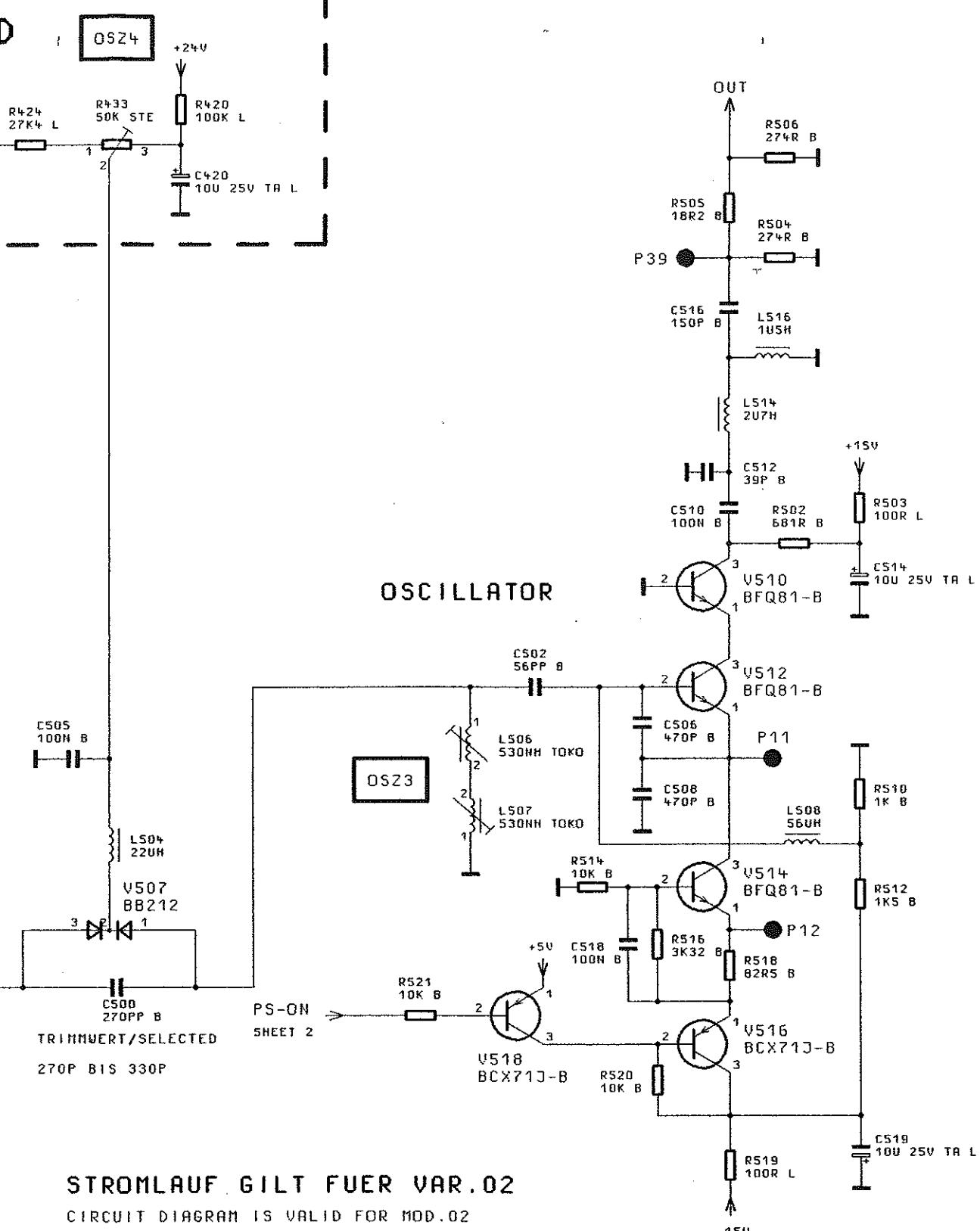
P5  
P15

## DDS-GATEARRAY



1 2 3 4 5

R433

L506  
L507P39  
P11  
P12

02/04	03.07.96	HO	1GPK	TAG	NAME	BENENNUNG  DIGITALE SYNTHESE DIGITAL SYNTHESIS
			BEARB.		HO	
			GEPR.			
			NORM			
			PLOTT	09.07.96		
/			 <b>ROHDE &amp; SCHWARZ</b> ZU GEMET SME			ZEICHN.-NR.
REND. IND.	RENDERUNGS- TEILUNG	DATUM				NAME
					1038.6002	BLATT-NR. 4+
					ERSTE Z.	U. BL.

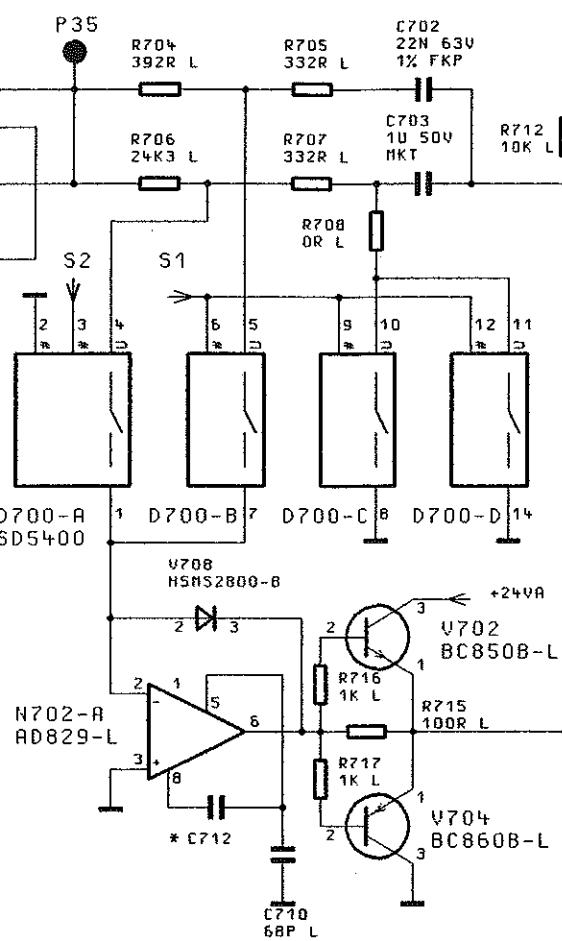
P35

X36  
X37  
X38

P7

R433  
L5

## CONTROL AMPLIFIER

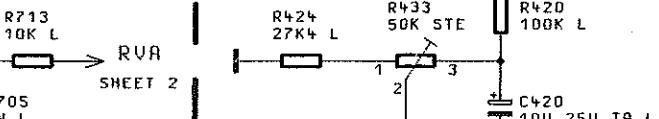


F

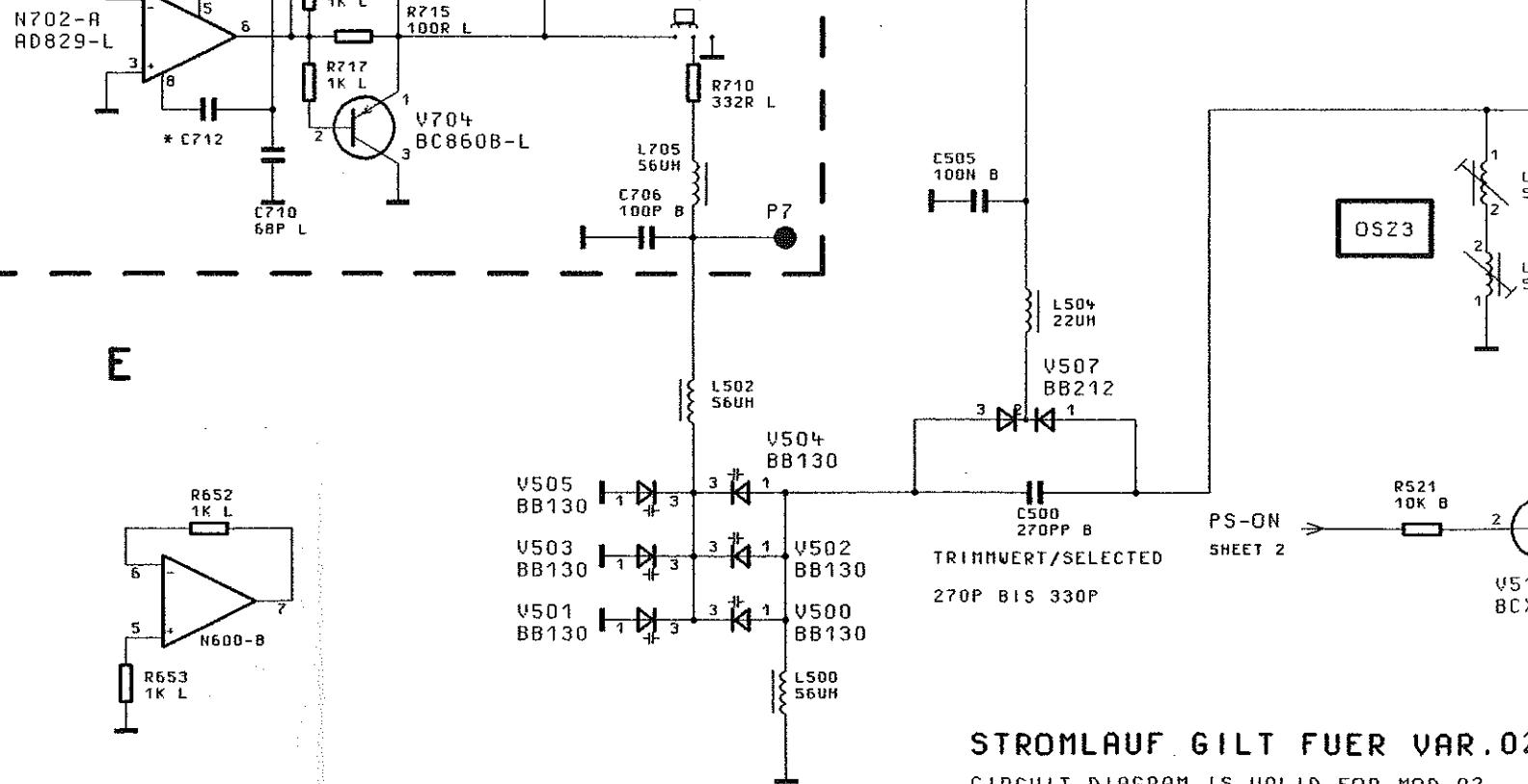
D

OS24

+24V



## OSCILLA



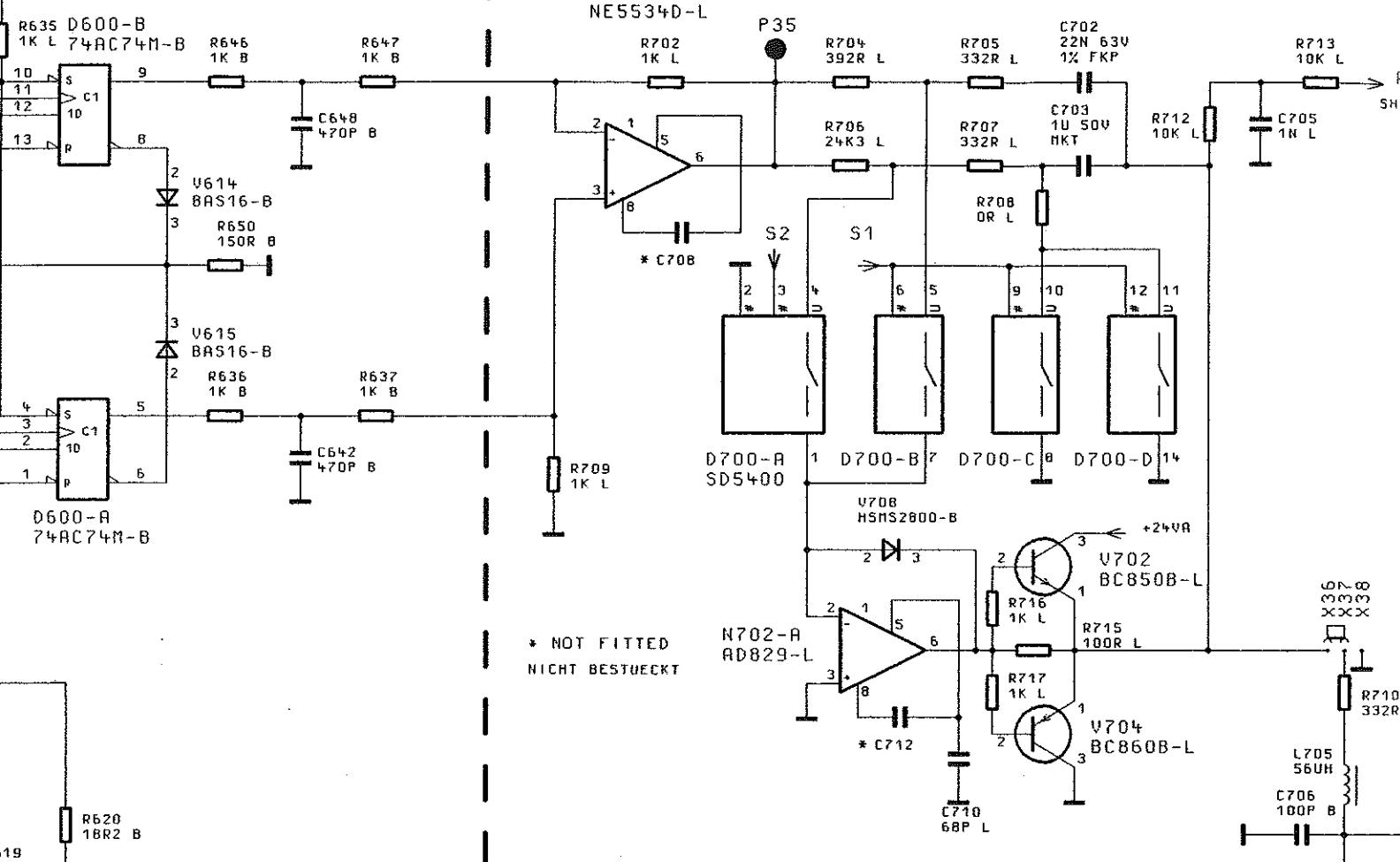
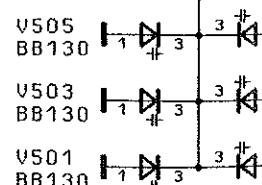
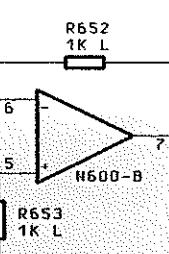
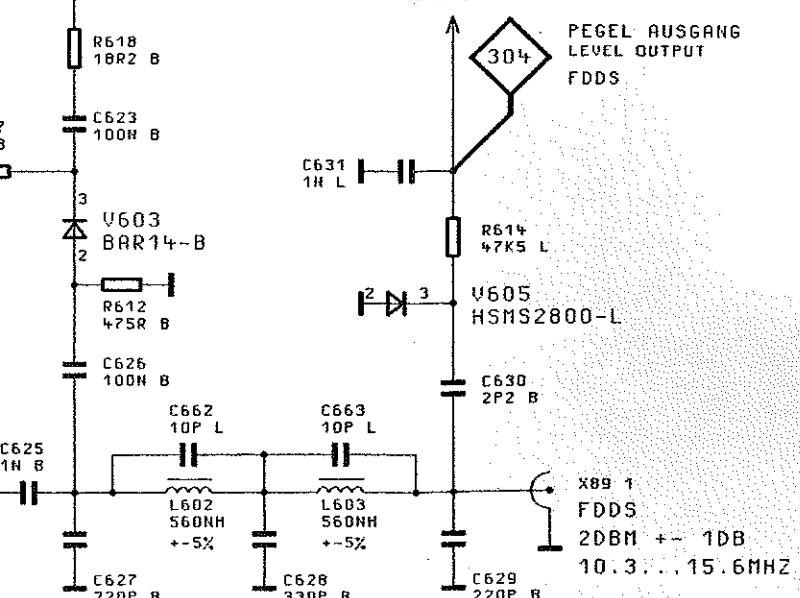
STROMLAUF GILT FUER VAR. 02  
CIRCUIT DIAGRAM IS VALID FOR MOD. 02



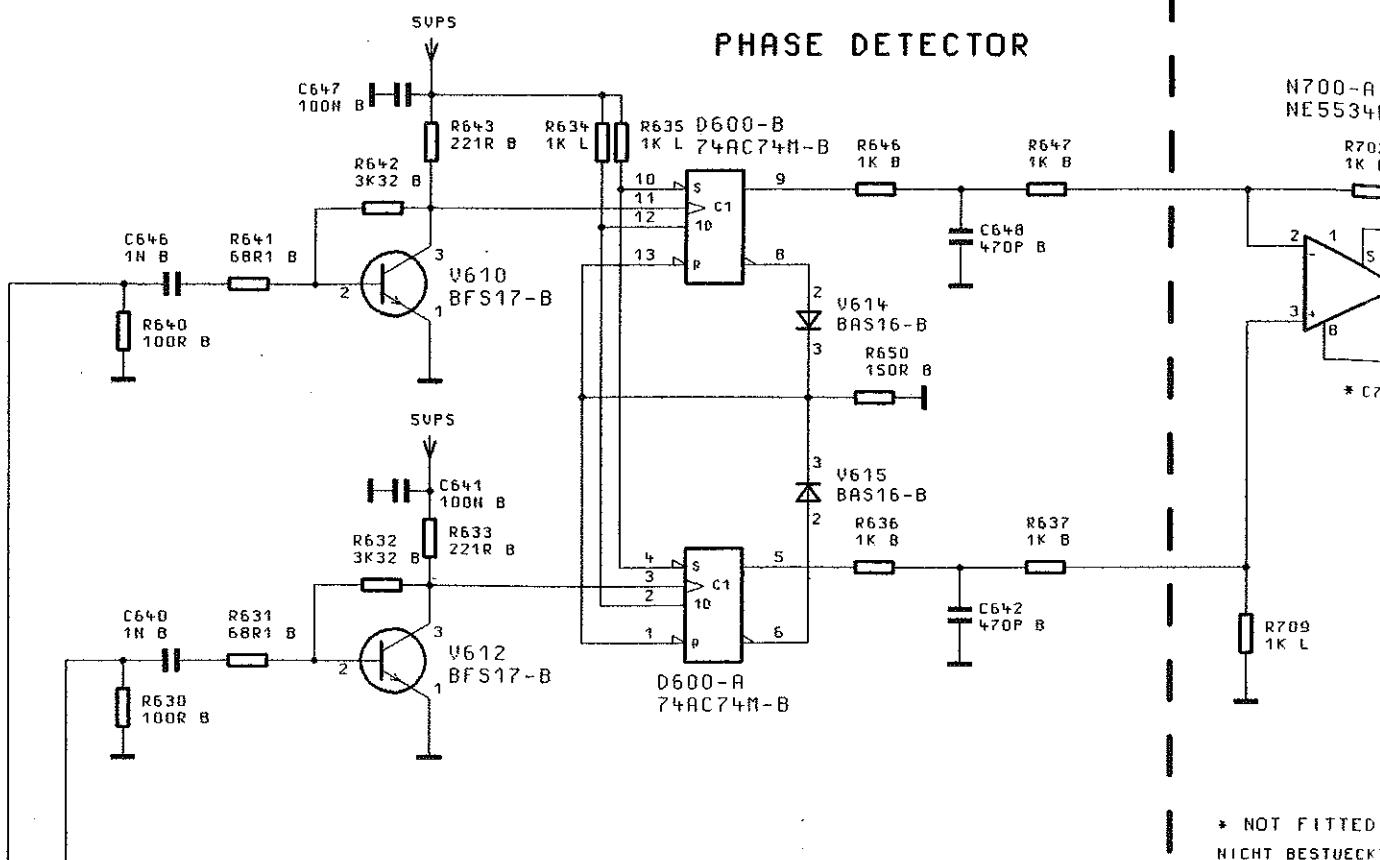
02/04	03.07.96	HO	1GPK	T
/			BEAR.	
/			GEPR.	
/			NORM	
/			PLOTT	09.0
REND. IND.	RENDERUNGS- MITTEILUNG	DATUM	NAME	
ZU GEMET	ROHDE			

## PHASE DETECTOR

## CONTROL AMPLIFIER

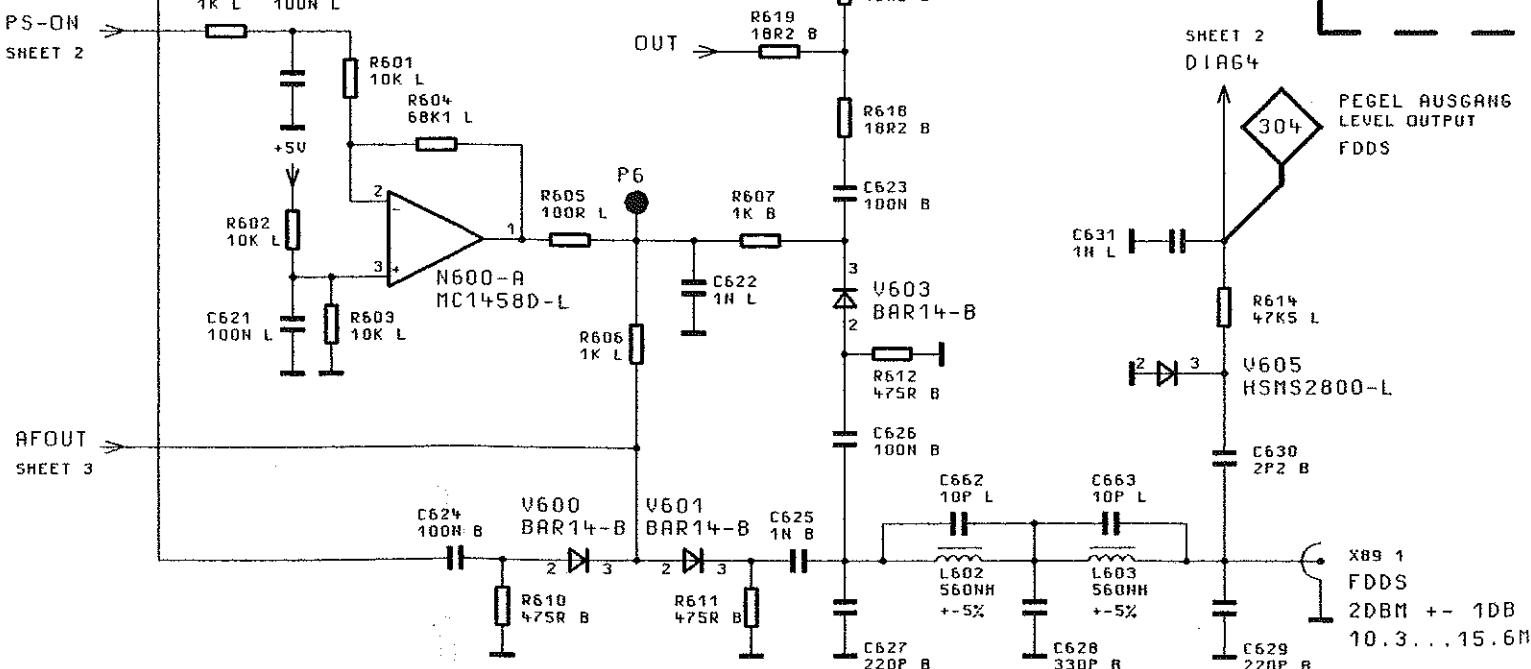
SHEET 2  
DIAG64

## PHASE DETECTOR



\* NOT FITTED  
NICHT BESTUECKT

## PATH SWITCH



SHEET 2  
DIAG4

PEGEL AUSGANG  
LEVEL OUTPUT  
FDDS

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

304

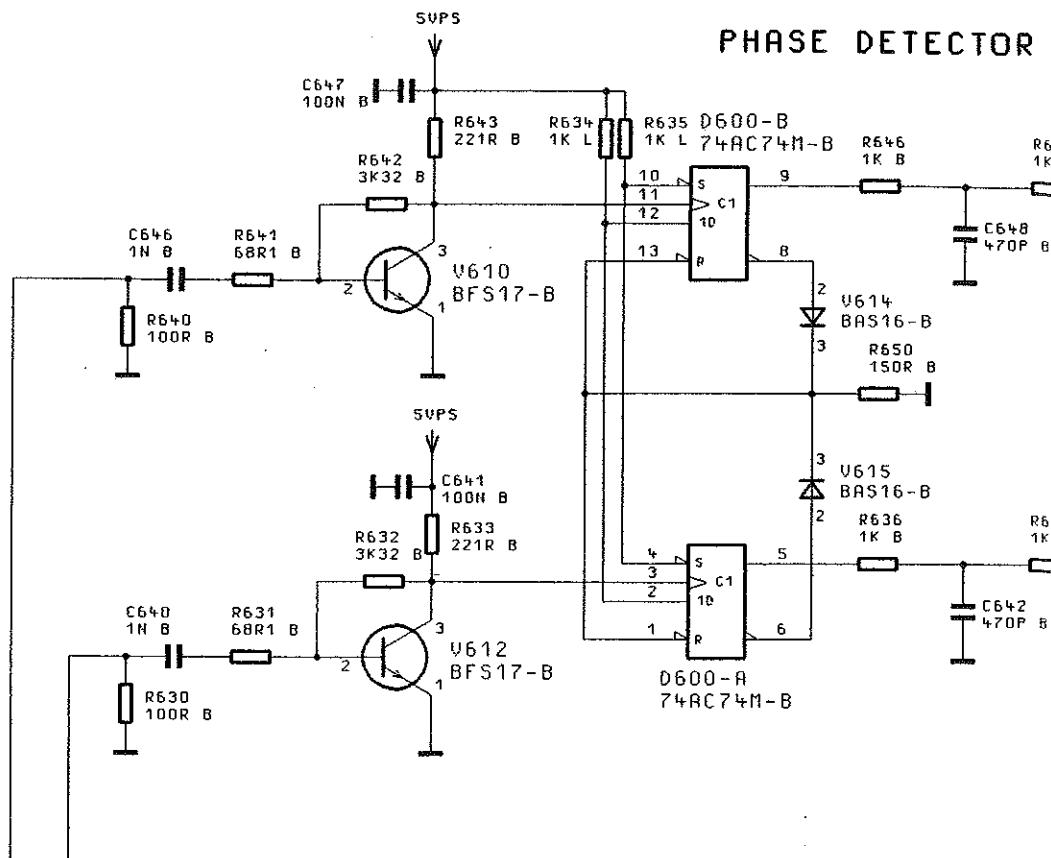
304

304

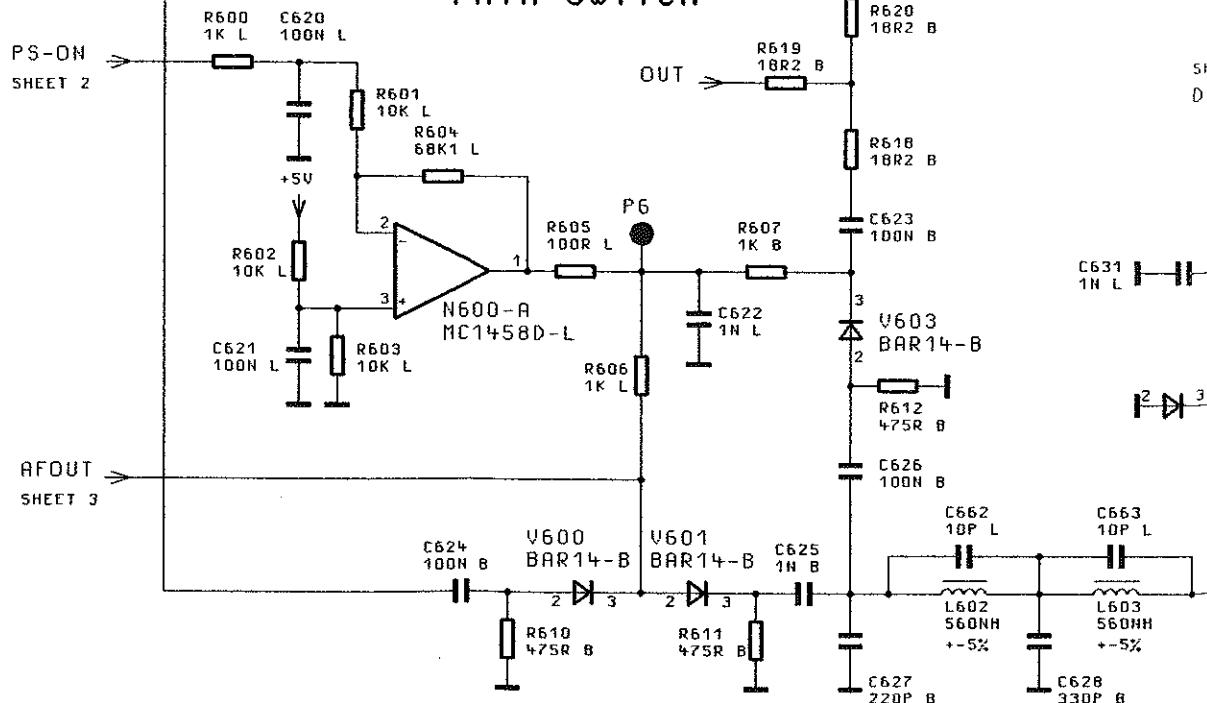
304

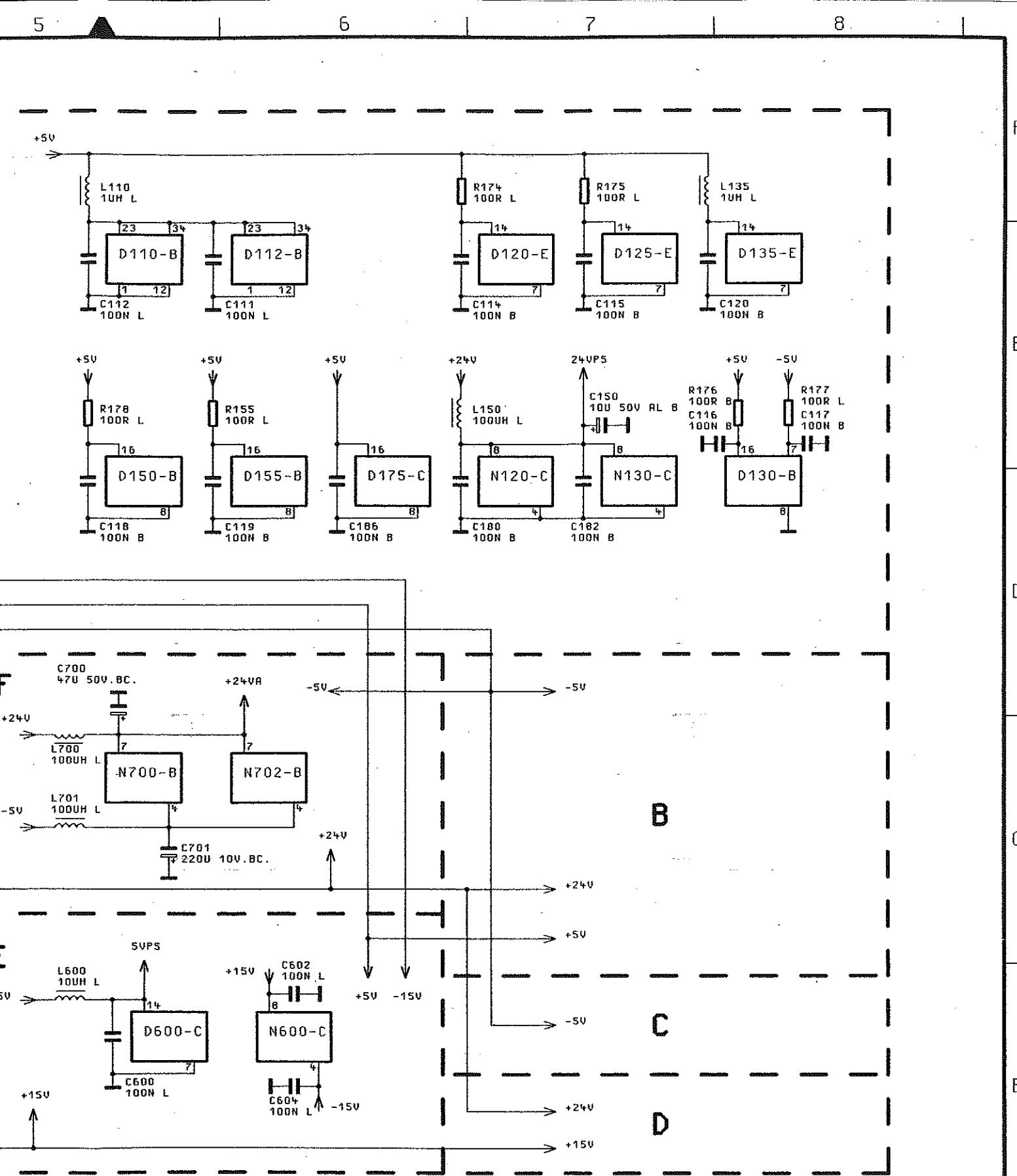
P40

## PHASE DETECTOR



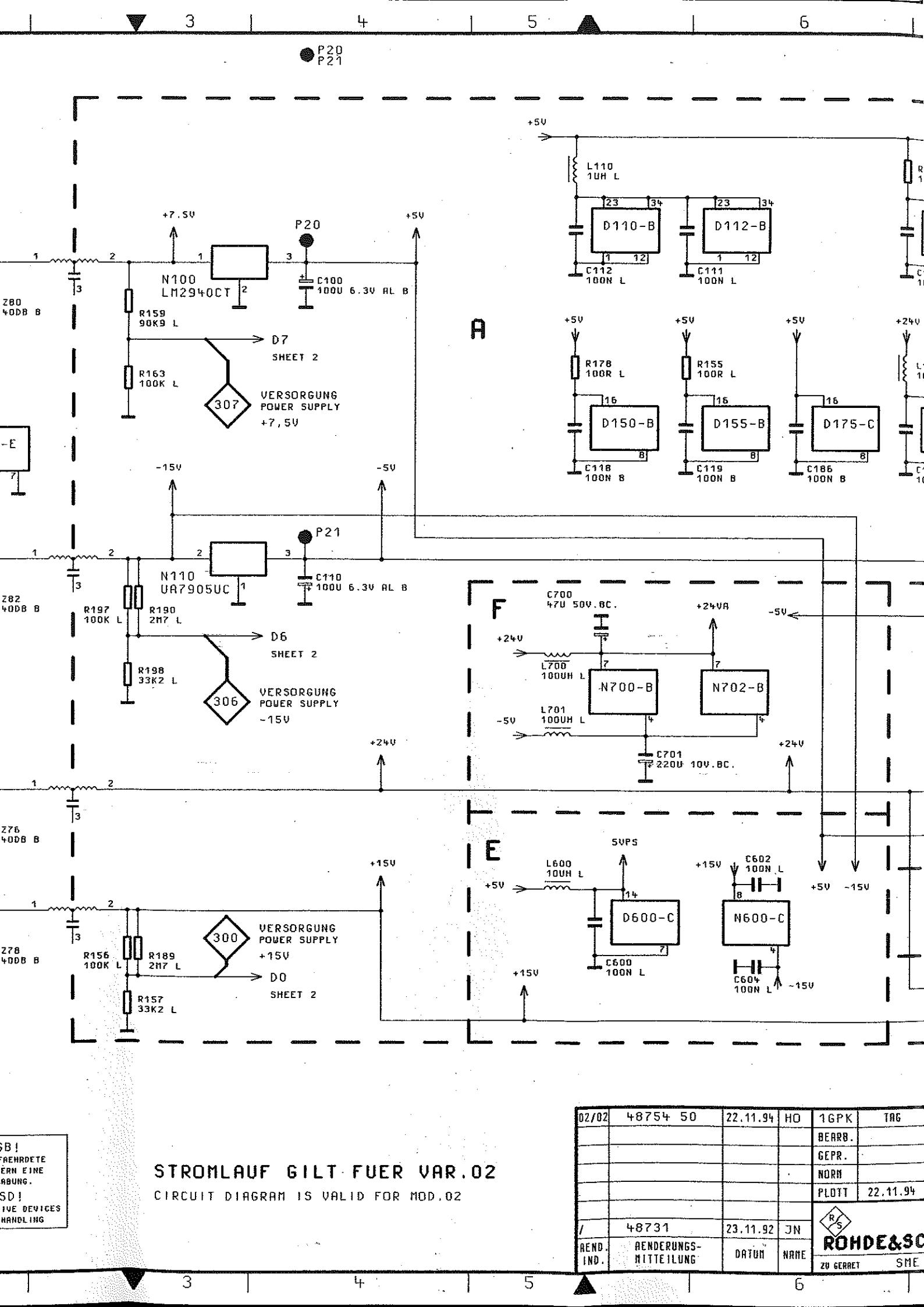
## PATH SWITCH

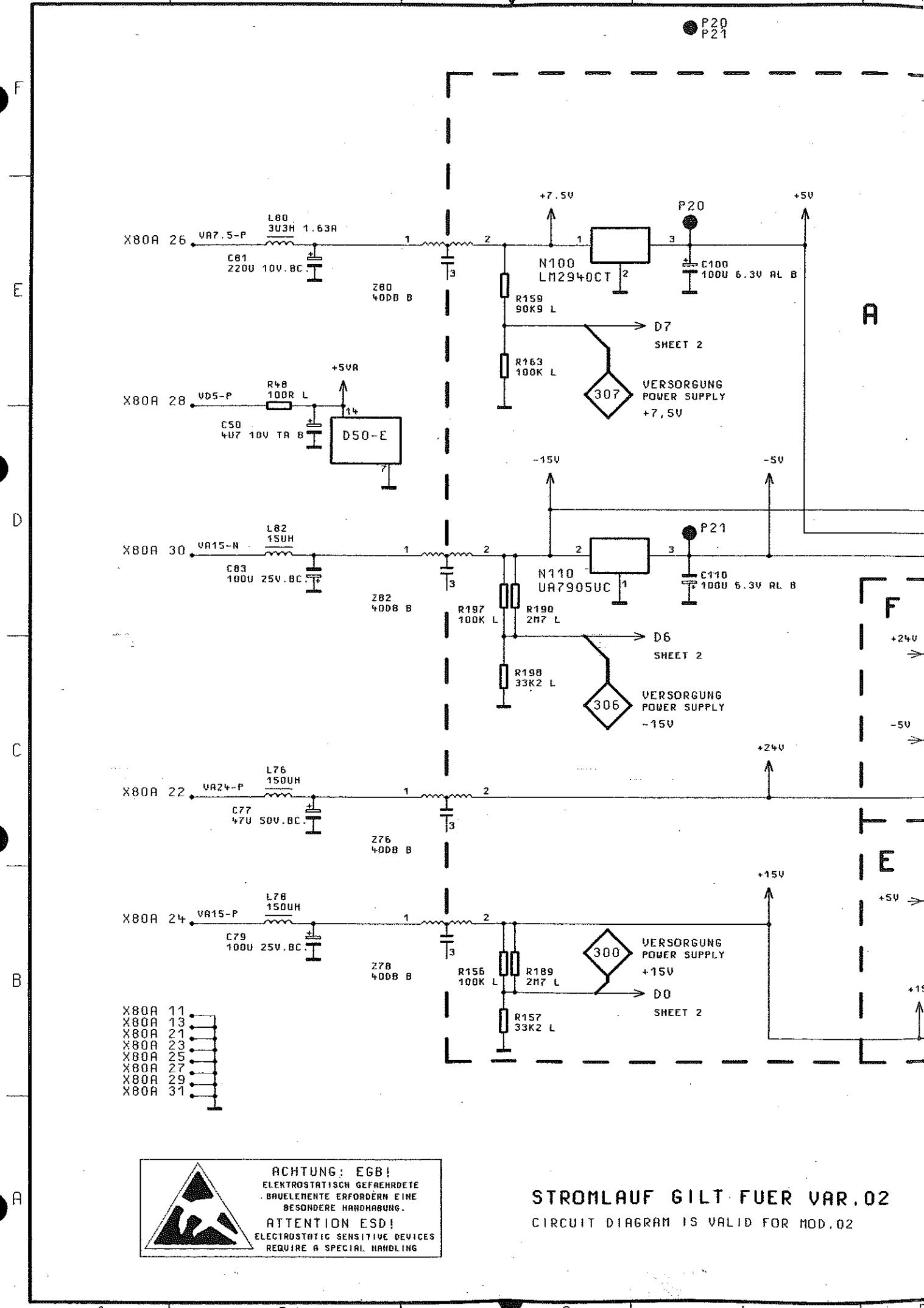


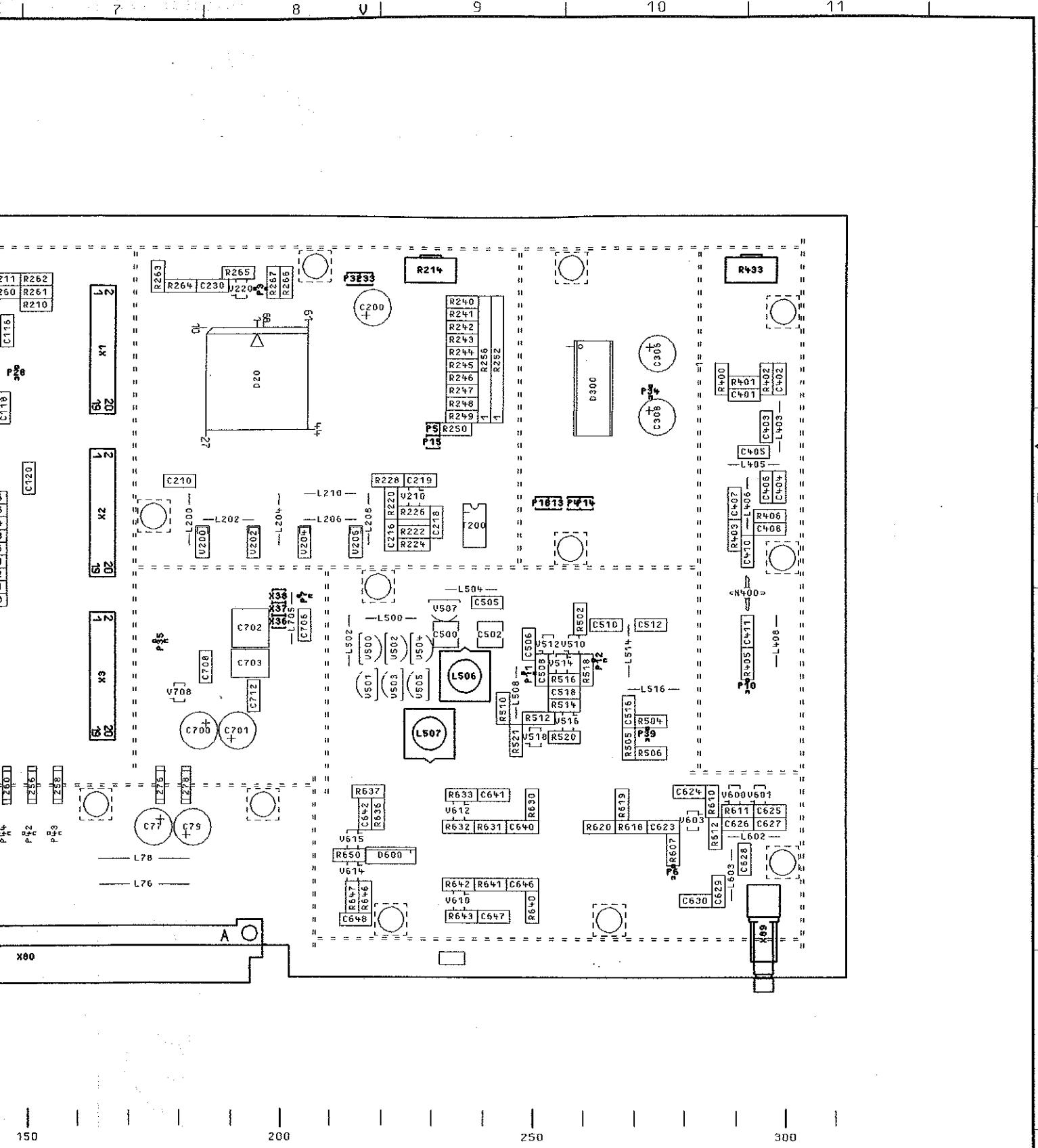


02/02	48754 50	22.11.94	HO	16PK	TRG	NAME	BENENNUNG
				BERRB.		HO	DIGITALE SYNTHESE
				GEPR.			DIGITAL SYNTHESIS
				NORM			
				PLOTT	22.11.94		
/	48731	23.11.92	JN	R/S	ROHDE & SCHWARZ		ZEICHN.-NR.
AEND. IND.	AENDERUNGS- MITTEILUNG	DATUM	NAME	ZU GEMET	SME	REG. I.V.	1038.7344.01S
						1038.6002	ERSTE Z.

BLATT-NR. 5+



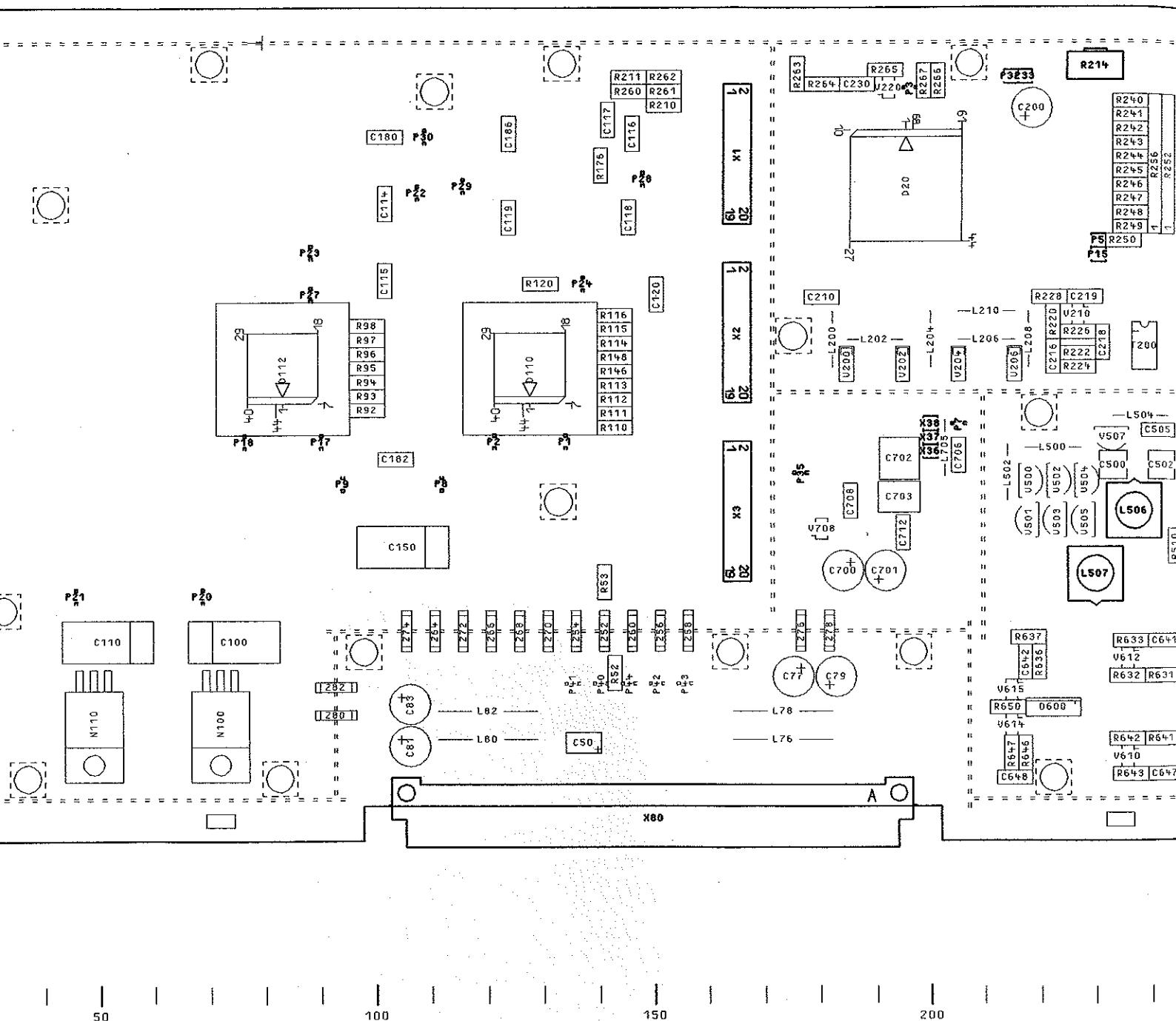




02/02	48754-50	22.11.94	HO	1GPK	IRG	NRNE	BENENNUNG	DIGITALE SYNTHESE DIGITAL SYNTHESIS	Z
				BERB.		HO			
				GEPR.					
				NORM					
				PLOTT	22.11.94				
AEND. IND.		RENDERUNGS- MITTEILUNG		ORTUM	NRNE	ZU SICHER	SME	ZEICHN.-NR.	
								1038.7344.01	EE
								1038.6002	ERSTE Z.

ROHDE & SCHWARZ

BEITR.-NR.  
1+  
V...BL.

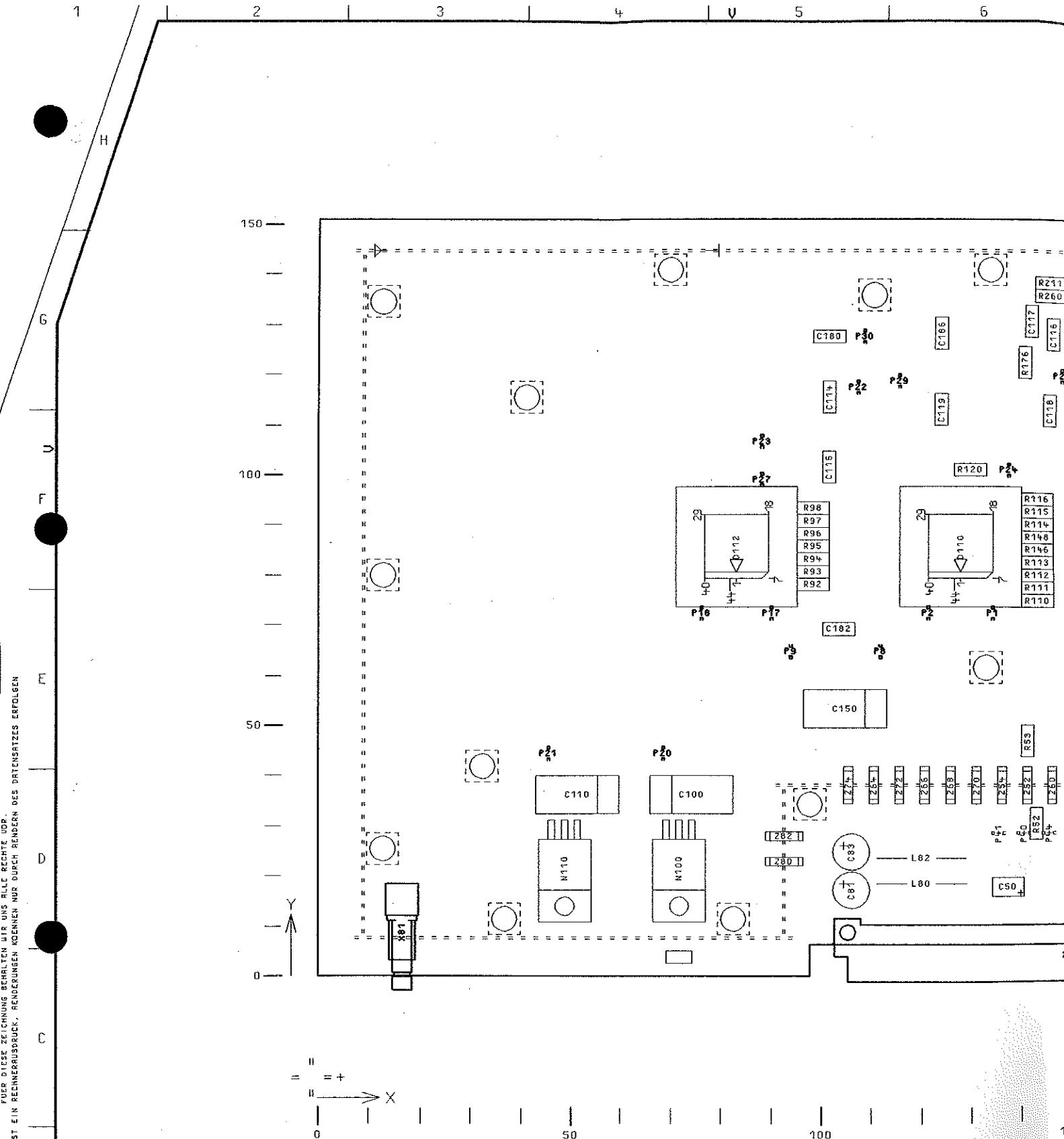


EGB!  
SICHERHEITSGEFAHRDETE  
ERFORDERN EINE  
HANDhabung.  
ON ESDI  
SENSITIVE DEVICES  
SPECIAL HANDLING

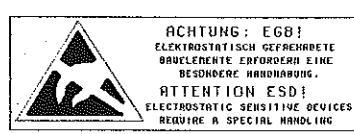
BEHÖRDE ANGABEN BEI VARIANTEN,  
TRIMWERTE, BAUTEILWERTE UND  
NICHT BESTÜCKTE BAUTEILE SIEHE SR.

FOR BINDING INFORMATION ON MODELS,  
TRIMMING AND COMPONENTS VALUES AND  
NON-FITTED COMPONENTS SEE PARTS LIST.

02/02	48754	50	22
/	/	/	/
REND.	REND.-	REND.	REND.-
HAB.	HAB.	HAB.	HAB.
RENDERUNGS- MITTEILUNG	RENDERUNGS- MITTEILUNG	RENDERUNGS- MITTEILUNG	RENDERUNGS- MITTEILUNG
9	9	9	9

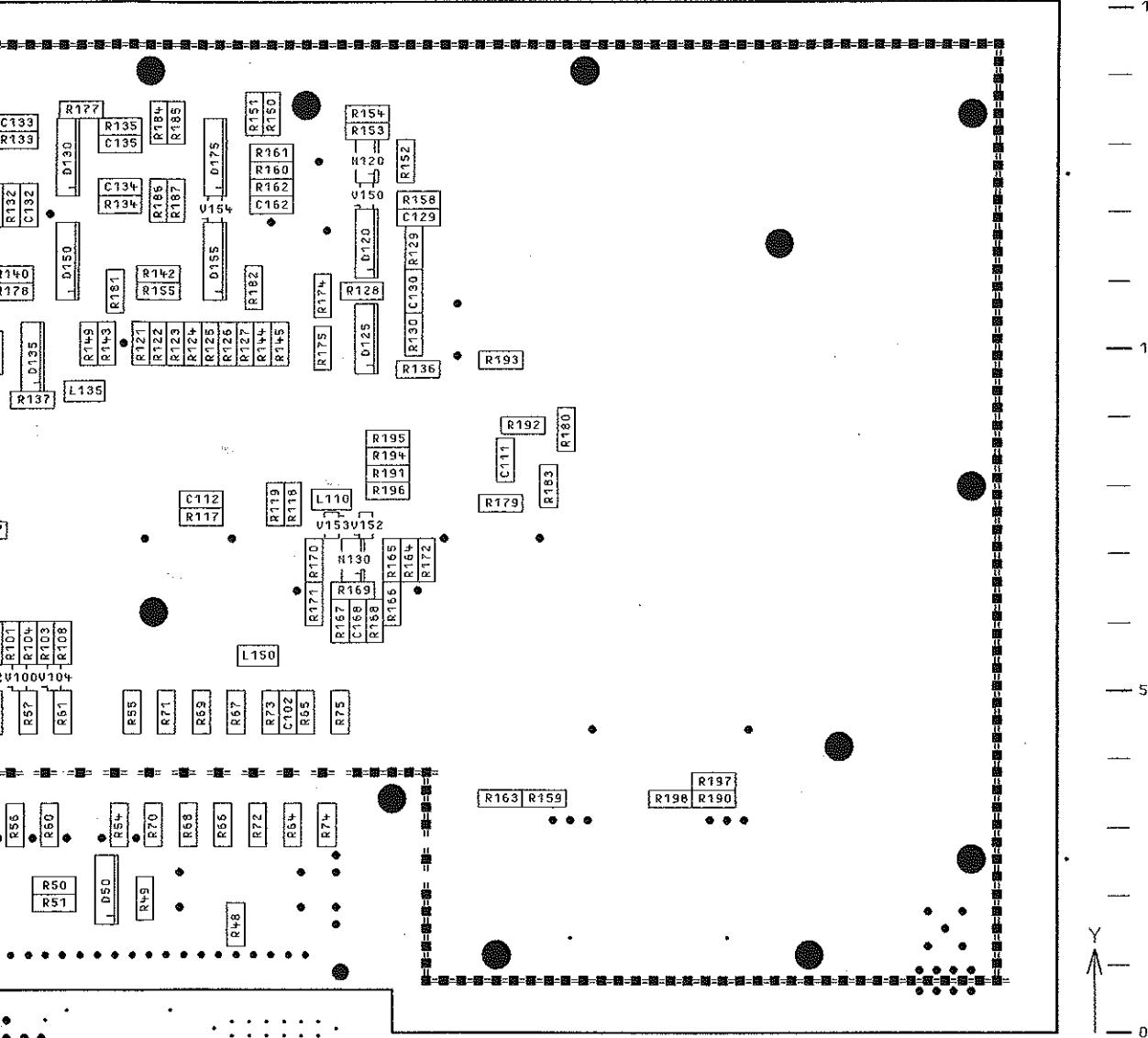


DARSTELLUNG SEITE B  
VIEW ON SIDE B



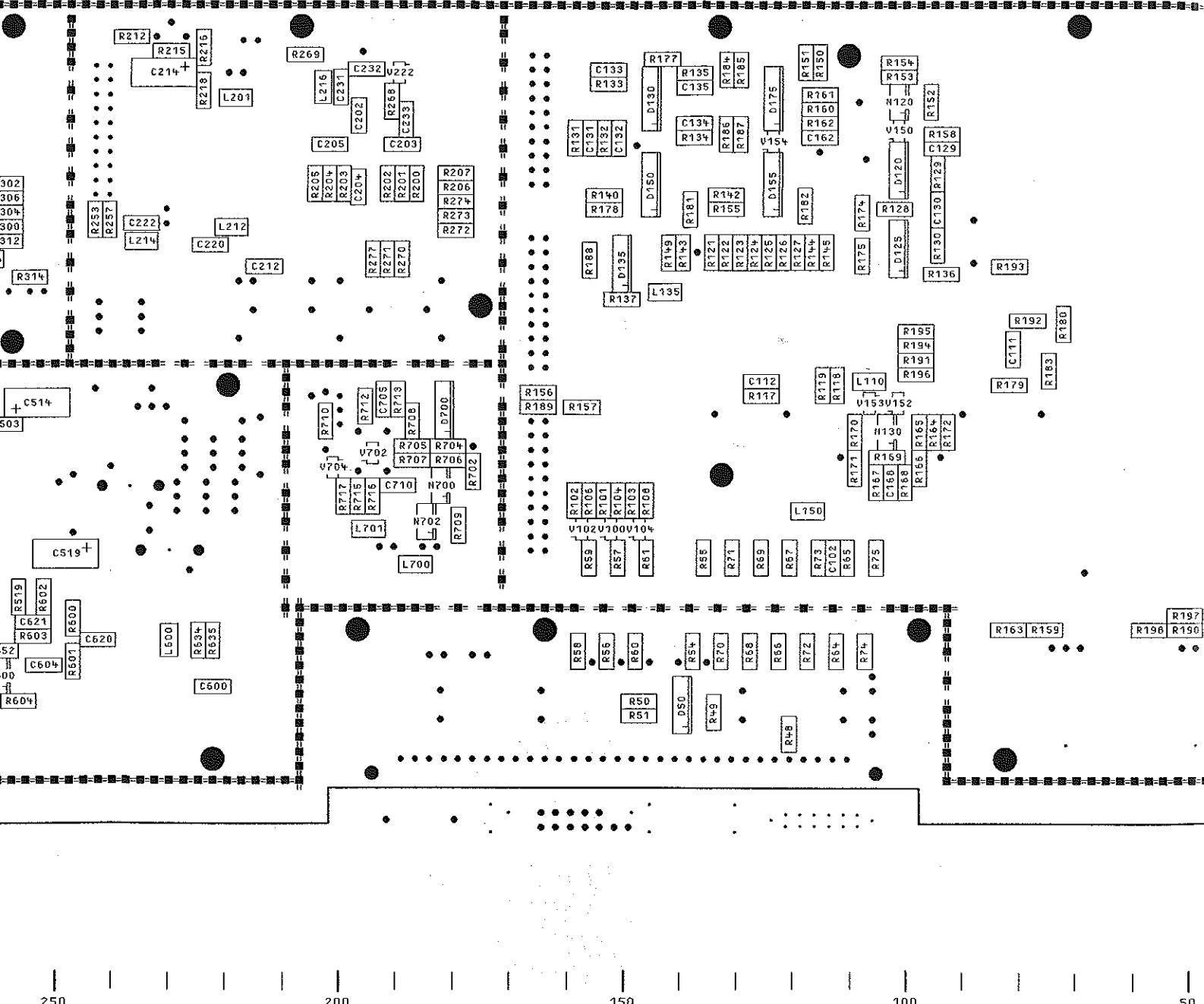
BINDENDE ANGABEN ÜBER VARIANTEN,  
TRIMMWERTE, BAUTEILWERTE UND  
NICHT BESTÜCKTE BAUTEILE SIEHE SA.

FOR BINDING INFORMATION ON MODELS,  
TRIMMING AND COMPONENTS VALUES AND  
NON FITTED COMPOENTES SEE PARTS LIST.



E

02/02 48754 50 22.11.94 HO 1GPK TRG NAME BEzeichnung  
BERB.  
GEPR.  
NORD  
PL011 22.11.94  
  
REND. RECHNER-  
IND. DATEI-NR.  
RENDERUNGS-  
BITTELUNG DATUM NAME  
RÖHDE & SCHWARZ  
ROHDE & SCHWARZ  
ZEICHN.-NR.  
1038.7344.01 EE  
BLATT-NR.  
2  
V. BL.  
1038.6002 ERSTE Z.  
FIG.I.v.



B! REHDETE  
ER EINE  
ABUNG.  
SD!  
IVE DEVICES  
HANDLING

FOR BINDING INFORMATION ON MODELS,  
TRIMMING AND COMPONENTS VALUES AND  
NONFITTED COMPONENTS SEE PARTS LIST.

02/02	48754	50	22.11.94
/			
REND.			RENDERUNGS- MITTEILUNG
IND.			DBTON

1

2

3

4

5

6

H

G

F

E

D

C

B

A

300

250

200

150

DARSTELLUNG SEITE A  
VIEW ON SIDE A



BINDENDE ANGABEN UBER VARIANTEN,  
TRIMMWERTE, BAUTEILWERTE UND  
NICHT BESTUECKTE BAUTEILE SIEHE SR.

FOR BINDING INFORMATION ON MODELS,  
TRIMMING AND COMPONENTS VALUES AND  
NONFITTED COMPONENTS SEE PARTS LIST.